



Pedro Joaquín Gil Vicente

Generado desde: Universitat Politècnica de València

Fecha del documento: 23/05/2024

v 1.4.0

f1ba0efdfb1d0ea184a9ffce09fae89d

Este fichero electrónico (PDF) contiene incrustada la tecnología CVN (CVN-XML). La tecnología CVN de este fichero permite exportar e importar los datos curriculares desde y hacia cualquier base de datos compatible. Listado de Bases de Datos adaptadas disponible en <http://cvn.fecyt.es/>

**C****V****n**

CURRÍCULUM VITAE NORMALIZADO

f1ba0efdfb1d0ea184a9ffce09fae89d

Pedro Joaquín Gil Vicente

Apellidos:

Gil Vicente

Nombre:

Pedro Joaquín



Actividad docente

Dirección de tesis doctorales y/o proyectos fin de carrera

- 1** **Título del trabajo:** Fallos intermitentes: análisis de causas y efectos, nuevos modelos de fallos y técnicas de mitigación.
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Saiz Adalid, Luis José
Calificación obtenida: SOBRESALIENTE (cum laude)
Fecha de defensa: 18/12/2015
Mención de calidad: No
- 2** **Título del trabajo:** Speeding-up model-based fault injection of deep-submicron CMOS fault models through dynamic and partially reconfigurable FPGAs
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Andrés Martínez, David de
Calificación obtenida: SOBRESALIENTE CUM LAUDE
Fecha de defensa: 22/11/2007
Mención de calidad: No
- 3** **Título del trabajo:** Contribución a la validación experimental no intrusiva de la confiabilidad en los sistemas empujados basados en componentes COTS
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Pardo Albiach, Juan
Calificación obtenida: SOBRESALIENTE CUM LAUDE
Fecha de defensa: 11/06/2007
Mención de calidad: No
- 4** **Título del trabajo:** Validación por inyección de fallos en VHDL de la arquitectura TTA.
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Gracia Morán, Joaquín
Calificación obtenida: SOBRESALIENTE CUM LAUDE
Fecha de defensa: 01/10/2004
Mención de calidad: No
- 5** **Título del trabajo:** Validación de la arquitectura TTA mediante inyección física de fallos a nivel de PIN.
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Blanc Clavero, Sara
Calificación obtenida: SOBRESALIENTE CUM LAUDE
Fecha de defensa: 23/07/2004
Mención de calidad: No



- 6** **Título del trabajo:** Contribución a la validación de la confiabilidad en los sistemas empotrados tolerantes a fallos
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Yuste Pérez, Pedro
Calificación obtenida: SOBRESALIENTE CUM LAUDE
Fecha de defensa: 15/02/2004
Mención de calidad: No
- 7** **Título del trabajo:** Contribución a la validación de sistemas complejos tolerantes a fallos en la fase de diseño. Nuevos modelos de fallos y técnicas de inyección de fallos.
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Baraza Calvo, Juan Carlos
Calificación obtenida: SOBRESALIENTE CUM LAUDE
Fecha de defensa: 16/10/2003
Mención de calidad: No
- 8** **Título del trabajo:** HERRAMIENTAS DE TEST DE MODELOS PARA LA GARANTÍA DE FUNCIONAMIENTO (MODEL CHECKING)
Tipo de proyecto: Trabajo conducente a obtención de DEA
Entidad de realización: Universitat Politècnica de València
Alumno/a: ANDRES MARTINEZ, DAVID DE
Calificación obtenida: 10.0
Fecha de defensa: 30/04/2002
- 9** **Título del trabajo:** Áportaciones para el diseño de sistemas distribuidos industriales utilizando técnicas de codiseño HW-SW
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Lemus Zúñiga, Lenin Guillermo
Calificación obtenida: SOBRESALIENTE CUM LAUDE
Fecha de defensa: 12/12/2000
Mención de calidad: No
- 10** **Título del trabajo:** INYECCIÓN DE FALLOS BASADA EN NUEVAS TÉCNICAS DE SIMULACIÓN DE MODELOS VHDL
Tipo de proyecto: Trabajo conducente a obtención de DEA
Entidad de realización: Universitat Politècnica de València
Alumno/a: GRACIA MORAN, JOAQUIN
Calificación obtenida: 10.0
Fecha de defensa: 02/10/2000
- 11** **Título del trabajo:** COMPARACIÓN DE LA INYECCIÓN FÍSICA DE FALLOS CON INYECCIÓN DE FALLOS IMPLEMENTADA POR SOFTWARE PARA SISTEMAS DIGITALES COMERCIALES DE ALTA VELOCIDAD.
Tipo de proyecto: Trabajo conducente a obtención de DEA
Entidad de realización: Universitat Politècnica de València
Alumno/a: BLANC CLAVERO, SARA
Calificación obtenida: 10.0
Fecha de defensa: 27/07/2000



12 Título del trabajo: Validación de sistemas tolerantes a fallos mediante inyección de fallos en modelos VHDL.
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Gil Tomás, Daniel Antonio
Calificación obtenida: SOBRESALIENTE CUM LAUDE
Fecha de defensa: 27/10/1999
Mención de calidad: No

13 Título del trabajo: Diseño y validación de nodos de proceso tolerantes a fallos de sistemas industriales distribuidos.
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Campelo Rivadulla, José Carlos
Calificación obtenida: SOBRESALIENTE CUM LAUDE
Fecha de defensa: 18/06/1999
Mención de calidad: No

Experiencia científica y tecnológica

Grupos/equipos de investigación, desarrollo o innovación

Nombre del grupo: Instituto Universitario de Tecnologías de la Información y Comunicaciones

Actividad científica o tecnológica

Proyectos de I+D+i financiados en convocatorias competitivas de Administraciones o entidades públicas y privadas

- 1 Nombre del proyecto:** ACELERADORES BASADOS EN FPGAS PARA REDES NEURONALES PROFUNDAS SUFICIENTEMENTE CONFIABLES PARA SISTEMAS DE AUTOMOCION (PID2020-120271RB-I00)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): David De Andrés Martínez; Juan Carlos Ruiz García
Nº de investigadores/as: 7
Entidad/es financiadora/s: AGENCIA ESTATAL DE INVESTIGACION
Fecha de inicio: 01/09/2021 **Duración:** 3 años - 11 meses - 30 días
Cuantía total: 74.052 €
- 2 Nombre del proyecto:** Desarrollo e implementación de Circuitos Correctores de Errores de baja redundancia para Sistemas Empotrados Distribuidos Reconfigurables (DIECC-SEDR) (SP20180334)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Joaquín Gracia Morán
Nº de investigadores/as: 7
Entidad/es financiadora/s:



UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 01/01/2019

Duración: 2 años - 3 meses - 8 días

Cuantía total: 7.250 €

3 Nombre del proyecto: MECANISMOS DE ADAPTACION CONFIABLE PARA VEHICULOS AUTONOMOS Y CONECTADOS (TIN2016-81075-R)

Grado de contribución: Investigador/a

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente; Juan Carlos Ruiz García

Nº de investigadores/as: 8

Entidad/es financiadora/s:

AGENCIA ESTATAL DE INVESTIGACION

Fecha de inicio: 30/12/2016

Duración: 3 años - 11 meses - 30 días

Cuantía total: 96.558 €

4 Nombre del proyecto: Adaptive and REsilient Networked Embedded Systems (TIN2012-38308-C02-01)

Grado de contribución: Investigador/a

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 10

Entidad/es financiadora/s:

MINISTERIO DE ASUNTOS ECONOMICOS Y TRANSFORMACION DIGITAL

Fecha de inicio: 01/01/2013

Duración: 2 años - 11 meses - 30 días

Cuantía total: 31.730,4 €

5 Nombre del proyecto: DESARROLLO DE ADAPTATIVAS BASADAS EN REDUNDANCIA DE LA INFORMACIÓN (DESTT) (SP20120806)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Daniel Antonio Gil Tomás

Nº de investigadores/as: 5

Entidad/es financiadora/s:

UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 31/12/2012

Duración: 2 años

Cuantía total: 5.500 €

6 Nombre del proyecto: CONTRATO FPI MINISTERIO ESPINOSA GARCIA (BES-2010-040135)

Entidad de realización: Universitat Politècnica de València

Nº de investigadores/as: 3

Entidad/es financiadora/s:

MINISTERIO DE ASUNTOS ECONOMICOS Y TRANSFORMACION DIGITAL

Fecha de inicio: 01/12/2012

Duración: 2 años

Cuantía total: 42.992,8 €

7 Nombre del proyecto: GENERACION E INTEGRACION AUTOMATICA DE MECANISMOS PARA LA MEJORA DE LA CONFIABILIDAD Y LA SEGURIDAD DE CIRCUITOS VLSI (GIMCS) (PAID-06-10-2388)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): David De Andrés Martínez

Nº de investigadores/as: 7

Entidad/es financiadora/s:



UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 01/11/2010**Duración:** 2 años**Cuantía total:** 10.000 €**8 Nombre del proyecto:** MOD A: CONFERENCIA EDCC2010 (TIN2010-10078-E)**Grado de contribución:** Investigador/a**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Pedro Joaquín Gil Vicente**Nº de investigadores/as:** 5**Entidad/es financiadora/s:**

MINISTERIO DE ASUNTOS ECONOMICOS Y TRANSFORMACION DIGITAL

Fecha de inicio: 09/04/2010**Duración:** 1 año**Cuantía total:** 11.000 €**9 Nombre del proyecto:** SISTEMAS EMPOTRADOS SEGUROS Y CONFIABLES BASADOS EN COMPONENTES (TIN2009-13825)**Grado de contribución:** Investigador/a**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Pedro Joaquín Gil Vicente**Nº de investigadores/as:** 10**Entidad/es financiadora/s:**

MINISTERIO DE EDUCACION

Fecha de inicio: 01/01/2010**Duración:** 3 años**Cuantía total:** 205.821 €**10 Nombre del proyecto:** EVENTO EDCC (PAID-03-10-2135)**Grado de contribución:** Investigador/a**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Pedro Joaquín Gil Vicente**Nº de investigadores/as:** 5**Entidad/es financiadora/s:**

UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 01/01/2010**Duración:** 1 año - 3 meses**Cuantía total:** 0 €**11 Nombre del proyecto:** EVENTO: EUROPEAN DEPENDABLE COMPUTING CONFERENCE (AORG/2010/235)**Grado de contribución:** Investigador/a**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Pedro Joaquín Gil Vicente**Nº de investigadores/as:** 5**Entidad/es financiadora/s:**

GENERALITAT VALENCIANA

Fecha de inicio: 01/01/2010**Duración:** 11 meses - 30 días**Cuantía total:** 6.000 €**12 Nombre del proyecto:** MOD A: REUNION COMITE CONFERENCIA EDCC (TIN2009-06931-E)**Grado de contribución:** Investigador/a**Entidad de realización:** Universitat Politècnica de València



Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 5

Entidad/es financiadora/s:

MINISTERIO DE EDUCACION

Fecha de inicio: 01/04/2009

Duración: 1 año - 1 mes - 30 días

Cuantía total: 8.000 €

13 Nombre del proyecto: EVENTO: CONFERENCIA EDCC (PAID-03-09-2648)

Grado de contribución: Investigador/a

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 5

Entidad/es financiadora/s:

UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 01/01/2009

Duración: 2 años - 3 meses

Cuantía total: 0 €

14 Nombre del proyecto: AYUDA COFINANCIACION UPV PROYECTO: ESTUDIO DE LAS TECNICAS DE INYECCION DE FALLOS EN MODELOS DE VHDL: EMULACION DE FALLOS EN FPGA Y USO DE NUEVAS TECNICAS DE SIMULACION DISTRIBUIDA (PAID-05-08-3941)

Grado de contribución: Investigador/a

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 1

Entidad/es financiadora/s:

UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 16/09/2008

Duración: 1 año

Cuantía total: 3.500 €

15 Nombre del proyecto: PLATAFORMA PARA LA INVESTIGACION Y DOCENCIA EN CONFIABILIDAD DE SISTEMAS INFORMATICOS (C/013219/07)

Grado de contribución: Investigador/a

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 4

Entidad/es financiadora/s:

MINISTERIO DE ASUNTOS EXTERIORES

Fecha de inicio: 16/01/2008

Duración: 1 año

Cuantía total: 10.000 €

16 Nombre del proyecto: REACTION AFTER DETECTION (FIT-360000-2006-23)

Grado de contribución: Investigador/a

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 5

Entidad/es financiadora/s:

MINISTERIO DE INDUSTRIA, COMERCIO Y TURISMO

Fecha de inicio: 01/01/2006

Duración: 3 años - 2 meses - 30 días

Cuantía total: 125.725,07 €



- 17** **Nombre del proyecto:** ESTUDIO DE LAS TECNICAS DE INYECCIÓN DE FALLOS EN MODELOS EN VHDL: EMULACIÓN DE FALLOS EN "FPGA" Y USO DE NUEVAS TÉCNICAS DE SIMULACIÓN DISTRIBUIDA (TEC2005-05119)
Grado de contribución: Investigador/a
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente
Nº de investigadores/as: 8
Entidad/es financiadora/s: MINISTERIO DE EDUCACION
Fecha de inicio: 31/12/2005 **Duración:** 3 años
Cuantía total: 79.730 €
- 18** **Nombre del proyecto:** GASTOS PARA LA PRESENTACION DEL PROYECTO SYBER (AE05/093)
Grado de contribución: Investigador/a
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente
Nº de investigadores/as: 5
Entidad/es financiadora/s: GENERALITAT VALENCIANA
Fecha de inicio: 01/01/2005 **Duración:** 1 año
Cuantía total: 1.320 €
- 19** **Nombre del proyecto:** AYUDA DE CONSELLERIA AL GRUPO: SISTEMAS TOLERANTES A FALLOS (GRUPOS04/68)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín
Nº de investigadores/as: 23
Entidad/es financiadora/s: GENERALITAT VALENCIANA
Fecha de inicio: 01/01/2004 **Duración:** 2 años
Cuantía total: 25.100 €
- 20** **Nombre del proyecto:** DISEÑO DE APLICACIONES TOLERANTES A FALLOS BASADAS EN FPGA, APLICACION A COMPUTACION DE ALTAS PRESTACIONES BASADAS EN GRID (TIC2003-08106-C02-01)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín
Nº de investigadores/as: 10
Entidad/es financiadora/s: MINISTERIO DE CIENCIA Y TECNOLOGIA
Fecha de inicio: 01/12/2003 **Duración:** 3 años
Cuantía total: 38.920 €
- 21** **Nombre del proyecto:** INTEGRACION DE REDES CAN CON BLUETOOTH (PPI05-03-06-632)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Rafael Ors Carot
Nº de investigadores/as: 9
Entidad/es financiadora/s:



UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 18/07/2003

Duración: 2 años

Cuantía total: 6.500 €

- 22** **Nombre del proyecto:** MEJORA DE LAS TECNICAS DE INYECCION DE FALLOS EN MODELOS VHDL (TIC2002-02491)

Grado de contribución: Investigador/a

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 8

Entidad/es financiadora/s:

MINISTERIO DE CIENCIA Y TECNOLOGIA

Fecha de inicio: 01/12/2002

Duración: 3 años

Cuantía total: 55.040 €

- 23** **Nombre del proyecto:** DBENCH: DEPENDABILITY BENCHMARKING (MEDIDAS PARA LA CONFIABILIDAD DE SISTEMAS GENERICOS) (TIC2000-3222-CE)

Grado de contribución: Investigador/a

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 8

Entidad/es financiadora/s:

MINISTERIO DE CIENCIA Y TECNOLOGIA

Fecha de inicio: 31/12/2001

Duración: 2 años

Cuantía total: 49.102,69 €

- 24** **Nombre del proyecto:** ANALISIS E IMPLEMENTACION DE UN SISTEMA PARA LA MEDIDA DE PARAMETROS EN MOTORES DIESEL

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Rafael Ors Carot

Nº de investigadores/as: 8

Entidad/es financiadora/s:

UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 07/11/2001

Duración: 2 años

Cuantía total: 0 €

- 25** **Nombre del proyecto:** INYECCION DE FALLOS PARA LA ARQUITECTURA TTA (TIC2000-1997-CE)

Grado de contribución: Investigador/a

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 9

Entidad/es financiadora/s:

MINISTERIO DE CIENCIA Y TECNOLOGIA

Fecha de inicio: 28/09/2001

Duración: 1 año

Cuantía total: 25.603,12 €

- 26** **Nombre del proyecto:** ESTUDIO COMPARATIVO ENTRE DIVERSAS OPCIONES PARA EL DESARROLLO DE LA PLATAFORMA DE UN ROBOT MOVIL (PPI-05-01 6024)

Entidad de realización: Universitat Politècnica de València



Nombres investigadores principales (IP, Co-IP,...): Antonio Mocholí Salcedo

Nº de investigadores/as: 24

Entidad/es financiadora/s:

UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 27/09/2001

Duración: 2 años

Cuantía total: 18.030,36 €

27 Nombre del proyecto: DEPENDABILITY BENCHMARKING (IST-2000-25425)

Grado de contribución: Investigador/a

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 10

Entidad/es financiadora/s:

COMISION DE LAS COMUNIDADES EUROPEA; MINISTERIO DE CIENCIA Y TECNOLOGIA

Fecha de inicio: 01/01/2001

Duración: 3 años

Cuantía total: 238.527 €

28 Nombre del proyecto: AYUDA AL GRUPO GSTF SISTEMAS TOLERANTE A FALLOS (GR01-243)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín

Nº de investigadores/as: 16

Entidad/es financiadora/s:

GENERALITAT VALENCIANA

Fecha de inicio: 01/01/2001

Duración: 1 año

Cuantía total: 5.108,6 €

29 Nombre del proyecto: DESARROLLO Y ANALISIS DE APLICACIONES DISTRIBUIDAS TOLERANTES A FALLOS BASADAS EN TIME TRIGGERED ARCHITECTURE PARA ENTORNOS DE AUTOMOCION (DPI2000-0618)

Grado de contribución: Investigador/a

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 10

Entidad/es financiadora/s:

MINISTERIO DE CIENCIA Y TECNOLOGIA

Fecha de inicio: 28/12/2000

Duración: 2 años

Cuantía total: 94.238,7 €

30 Nombre del proyecto: DESARROLLO DE UN SISTEMA DE CONTROL ELECTRONICO PARA MOTORES DIESEL DE AUTOMOCION (5333)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Francisco Payri González

Nº de investigadores/as: 14

Entidad/es financiadora/s:

UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 27/10/2000

Duración: 2 años

Cuantía total: 15.025,3 €



- 31** **Nombre del proyecto:** REUNION PREPARATORIA PROPUESTA FIT (TAP1999-1537-E)
Grado de contribución: Investigador/a
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente
Nº de investigadores/as: 7
Entidad/es financiadora/s:
MINISTERIO DE EDUCACION
Fecha de inicio: 08/06/2000 **Duración:** 1 año
Cuantía total: 757,28 €
- 32** **Nombre del proyecto:** REUNION PREPARATORIA PROPUESTA DBENCH (TAP1999-1547-E)
Grado de contribución: Investigador/a
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente
Nº de investigadores/as: 7
Entidad/es financiadora/s:
MINISTERIO DE EDUCACION
Fecha de inicio: 08/06/2000 **Duración:** 1 año
Cuantía total: 2.103,54 €
- 33** **Nombre del proyecto:** FAULT INJECTION FOR TTA (IST-1999-10748)
Grado de contribución: Investigador/a
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente
Nº de investigadores/as: 9
Entidad/es financiadora/s:
COMISION DE LAS COMUNIDADES EUROPEA
Fecha de inicio: 01/05/2000 **Duración:** 2 años - 2 meses
Cuantía total: 148.934 €
- 34** **Nombre del proyecto:** Estudio y apoyo en el proyecto europeo "Standars for safety-related complex electronic systems" (STSARCES) (Desconocido)
Grado de contribución: Investigador/a
Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente
Nº de investigadores/as: 4
Entidad/es financiadora/s:
Iº NAC. DE SEGURIDAD E HIGIENE EN EL TRABAJO CNVM
Fecha de inicio: 24/04/1998 **Duración:** 8 meses
Cuantía total: 10.258,66 €
- 35** **Nombre del proyecto:** NODO MULTIPROCESADOR PROY. ATLAS PROG. LHC CERN (TIC97-1165-CO2-02)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Ángel Sebastián Cortés
Nº de investigadores/as: 7
Entidad/es financiadora/s:
MINISTERIO DE EDUCACION
Fecha de inicio: 01/10/1997 **Duración:** 2 años
Cuantía total: 41.469,84 €



36 Nombre del proyecto: DISEÑO, EVALUACION E IMPLEMENTACION DE UN SISTEMA DISTRIBUIDO DE TIEMPO REAL SEGURO PARA CONTROL Y AUTOMATIZACION DE SISTEMAS

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín

Nº de investigadores/as: 16

Entidad/es financiadora/s:
MINISTERIO DE EDUCACION

Fecha de inicio: 01/07/1996

Duración: 3 años

Cuantía total: 139.098,23 €

37 Nombre del proyecto: DISEÑO, EVALUACION E IMPLEMENTACION DE UN SISTEMA DISTRIBUIDO DE TIEMPO REAL SEGURO PARA CONTROL Y AUTOMATIZACION DE SISTEMAS (TAP96-1090-C04-01)

Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín

Nº de investigadores/as: 16

Entidad/es financiadora/s:
Comisión Interministerial de Ciencia y Tecnología

Fecha de inicio: 01/07/1996

Duración: 3 años

Cuantía total: 139.098,23 €

38 Nombre del proyecto: ANALISIS E IMPLEMENTACION DE UN SISTEMA DISTRIBUIDO PARA APLICACIONES DE CONTROL INDUSTRIAL (Desconocido)

Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín

Nº de investigadores/as: 9

Entidad/es financiadora/s:
CICYT - 93

Fecha de inicio: 13/05/1993

Duración: 3 años

Cuantía total: 99.828,11 €

39 Nombre del proyecto: Análisis e implementación de un sistema distribuido para aplicaciones de control industrial (TAP93-0352)

Entidad de realización: Universidad Politécnica de Valencia

Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín

Nº de investigadores/as: 8

Entidad/es financiadora/s:
Comisión Interministerial de Ciencia y Tecnología

Fecha de inicio: 13/05/1993

Duración: 2 años - 11 meses - 30 días

Cuantía total: 99.864,17 €

40 Nombre del proyecto: Arquitectura distribuida para control industrial (TIC90-0815)

Entidad de realización: Universidad Politécnica de Valencia

Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín

Nº de investigadores/as: 8

Entidad/es financiadora/s:
Comisión Interministerial de Ciencia y Tecnología

Fecha de inicio: 12/12/1990

Duración: 2 años - 5 meses

Cuantía total: 23.138,97 €

- 41** **Nombre del proyecto:** Generación de pruebas para el diseño de circuitos VLSI fiables (60900976)
Entidad de realización: Universidad Politécnica de Valencia
Nombres investigadores principales (IP, Co-IP,...): Ginés Benet Gilabert
Nº de investigadores/as: 3
Entidad/es financiadora/s:
Universidad Politécnica de Valencia
Fecha de inicio: 18/07/1990 **Duración:** 1 año
Cuantía total: 1.803,04 €

Contratos, convenios o proyectos de I+D+i no competitivos con Administraciones o entidades públicas o privadas

- 1** **Nombre del proyecto:** GESTION EVENTO: EUROPEAN DEPENDABLE COMPUTING CPNFERENCE
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente
Nº de investigadores/as: 1
Entidad/es financiadora/s:
UNIVERSIDAD POLITECNICA DE VALENCIA
Fecha de inicio: 11/03/2010 **Duración:** 1 año
Cuantía total: 0 €
- 2** **Nombre del proyecto:** Desarrollo de un sistema de protección forestal mediante redes de sensores inalámbricos (SENIN) (Desconocido)
Entidad de realización: ITACA
Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín
Nº de investigadores/as: 11
Entidad/es financiadora/s:
Wireless Sensor Networks Valencia S.L.
Fecha de inicio: 01/10/2006 **Duración:** 1 mes - 29 días
Cuantía total: 20.000 €
- 3** **Nombre del proyecto:** Desarrollo de un sistema único de protección perimetral escalable y robusto (SUPPER) (Desconocido)
Entidad de realización: ITACA
Nombres investigadores principales (IP, Co-IP,...): Sara Blanc Clavero; Juan José Serrano Martín
Nº de investigadores/as: 11
Entidad/es financiadora/s:
Wireless Sensor Network Valencia S.L.
Fecha de inicio: 01/10/2006 **Duración:** 1 mes - 29 días
Cuantía total: 17.500 €
- 4** **Nombre del proyecto:** Detección precoz del picudo rojo mediante redes de sensores inalámbricas (DPPR-RdSi) (Desconocido)
Entidad de realización: ITACA
Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín
Nº de investigadores/as: 11
Entidad/es financiadora/s:
Wireless Sensor Networks Valencia S.L.



Fecha de inicio: 01/10/2006
Cuantía total: 22.000 €

Duración: 1 mes - 29 días

- 5 Nombre del proyecto:** Monitorización medioambiental mediante redes de sensores inalámbricos (MARESIN) (Desconocido)

Entidad de realización: ITACA

Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín

Nº de investigadores/as: 11

Entidad/es financiadora/s:

Wireless Sensor Networks Valencia S.L.

Fecha de inicio: 01/10/2006

Duración: 1 mes - 29 días

Cuantía total: 21.000 €

- 6 Nombre del proyecto:** Desarrollo de un 2º banco de pruebas para el control de la inyección múltiple (Desconocido)

Entidad de realización: ITACA

Nombres investigadores principales (IP, Co-IP,...): Rafael Ors Carot

Nº de investigadores/as: 7

Entidad/es financiadora/s:

Nagares, S.A.

Fecha de inicio: 01/01/2002

Duración: 11 meses - 30 días

Cuantía total: 24.401,09 €

- 7 Nombre del proyecto:** DESARROLLO Y ANALISIS APLICACIONES DISTRIBUIDAS TOLERANTES A FALLOS BASADAS EN TIME TRIGGERED ARCHITECTUR

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 6

Entidad/es financiadora/s:

LEAR AUTOMOTIVE (EEDS) SPAIN, S.L.

Fecha de inicio: 18/01/2001

Duración: 2 años

Cuantía total: 3.005,06 €

- 8 Nombre del proyecto:** ESTUDIO Y APOYO EN EL PROYECTO EUROPEO "STANDARDS FOR SAFETY-RELATED COMPLEX ELECTRONIC SYSTEMS (STSARCES)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 5

Entidad/es financiadora/s:

INSTITUTO NACIONAL SEGURIDAD E HIG. EN EL TRABAJO

Fecha de inicio: 24/04/1998

Duración: 7 meses - 26 días

Cuantía total: 26.745,03 €

- 9 Nombre del proyecto:** EXPLOTACION PATENTE: INTERFAZ PARA EMULACION DE RATON Y TECLADO EN ORDENADORES PC PARA DISMINUIDOS FISICOS (Desconocido)

Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín

Nº de investigadores/as: 5

Entidad/es financiadora/s:

CECAPROIN, S.L.



Fecha de inicio: 03/11/1995
Cuantía total: 169,55 €

Duración: 10 años

10 Nombre del proyecto: EXPLOTACION PATENTE: INTERFAZ PARA EMULACION DE RATON Y TECLADO EN ORDENADORES PC PARA DISMINUIDOS FISICOS

Entidad de realización: Universitat Politècnica de València

Nº de investigadores/as: 6

Entidad/es financiadora/s:
CECAPROIN, S.L.

Fecha de inicio: 03/11/1995
Cuantía total: 196,68 €

Duración: 9 años - 10 meses - 8 días

11 Nombre del proyecto: SUBSISTEMA DE RECURSOS PARA LA SOLUCION DE TRANSPORTES - DISS SYSTEM (Desconocido)

Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín

Nº de investigadores/as: 6

Entidad/es financiadora/s:
INTERNATIONAL BUSINESS MACHINES, S.A.

Fecha de inicio: 21/04/1995
Cuantía total: 30.050,61 €

Duración: 3 meses

12 Nombre del proyecto: DESARROLLO DE PRODUCTOS ELECTRONICOS. MODULO E/S PARA LA TARJETA ELECTRONICA PROTEC II (PEDIDO Nº 5824801)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín

Nº de investigadores/as: 6

Entidad/es financiadora/s:
INTERNATIONAL BUSINESS MACHINES, S.A.

Fecha de inicio: 21/03/1995
Cuantía total: 10.457,61 €

Duración: 4 años - 9 meses - 10 días

13 Nombre del proyecto: DESARROLLO DE PRODUCTOS ELECTRONICOS. MODULO E/S PARA LA TARJETA ELECTRONICA PROTEC II (Desconocido)

Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín

Nº de investigadores/as: 6

Entidad/es financiadora/s:
INTERNATIONAL BUSINESS MACHINES, S.A.

Fecha de inicio: 21/03/1995
Cuantía total: 9.015,18 €

Duración: 2 meses

Resultados

Propiedad industrial e intelectual

Título propiedad industrial registrada: INTERFAZ PARA EMULACIÓN DE "RATÓN" Y TECLADO EN ORDENADORES PC PARA MINUSVÁLIDOS FÍSICOS

Tipo de propiedad industrial: Patente de invención

Inventores/autores/obtentores: Juan José Serrano Martín; Pedro Joaquín Gil Vicente; Rafael Ors Carot; Francisco Rodríguez Ballester; José Carlos Campelo Rivadulla

Entidad titular de derechos: UNIVERSIDAD POLITECNICA DE VALENCIA

Nº de solicitud: P9502112

Fecha de registro: 31/10/1995

Actividades científicas y tecnológicas

Producción científica

Publicaciones, documentos científicos y técnicos

- 1** Joaquín Gracia Morán; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. A Proposal of an ECC-based Adaptive Fault-Tolerant Mechanism for 16-bit data words. IEEE Latin America Transactions. 22, pp. 418 - 427. 2024. ISSN 1548-0992. DOI: 10.1109/TLA.2024.10500715
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 2** Joaquín Gracia Morán; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. Design, Implementation and Evaluation of a Low Redundant Error Correction Code. IEEE Latin America Transactions. 19, pp. 1903 - 1911. 2021. ISSN 1548-0992. DOI: 10.1109/TLA.2021.9475624
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 3** Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Luis Jose Saiz Adalid; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. Proposal of an Adaptive Fault Tolerance Mechanism to Tolerate Intermittent Faults in RAM. Electronics. 9, pp. 1 - 30. 2020. ISSN 2079-9292. DOI: 10.3390/electronics9122074
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 4** Luis Jose Saiz Adalid; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. Reducing the Overhead of BCH Codes: New Double Error Correction Codes. Electronics. 9, pp. 1 - 14. 2020. ISSN 2079-9292. DOI: 10.3390/electronics9111897
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 5** Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente. Fault Modeling of Graphene Nanoribbon FET Logic Circuits. Electronics. 8, pp. 1 - 18. 2019. ISSN 2079-9292. DOI: 10.3390/electronics8080851
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 6** Luis Jose Saiz Adalid; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. Ultrafast Codes for Multiple Adjacent Error Correction and Double Error Detection. IEEE Access. 7, pp. 151131 - 151143. 2019. ISSN 2169-3536. DOI: 10.1109/ACCESS.2019.2947315

**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista

- 7** Joaquín Gracia Morán; Luis Jose Saiz Adalid; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. Improving Error Correction Codes for Multiple-Cell Upsets in Space Applications. IEEE Transactions on Very Large Scale Integration (VLSI) Systems. 26, pp. 2132 - 2142. 2018. ISSN 1063-8210. DOI: 10.1109/TVLSI.2018.2837220

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 8** Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente. Injecting Intermittent Faults for the Dependability Assessment of a Fault-Tolerant Microcomputer System. IEEE Transactions on Reliability. 65, pp. 648 - 661. 2016. ISSN 0018-9529. DOI: 10.1109/TR.2015.2484058

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 9** Luis Jose Saiz Adalid; Pedro Reviriego; Pedro Joaquín Gil Vicente; Salvatore Pontarelli; Juan Antonio Maestro de la Cuerda. MCU Tolerance in SRAMs through Low Redundancy Triple Adjacent Error Correction. IEEE Transactions on Very Large Scale Integration (VLSI) Systems. 23, pp. 2332 - 2336. 2015. ISSN 1063-8210. DOI: 10.1109/TVLSI.2014.2357476

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 10** Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente. Effects of Intermittent Faults on the Reliability of a Reduced Instruction Set Computing (RISC) Microprocessor. IEEE Transactions on Reliability. 63, pp. 144 - 153. 2014. ISSN 0018-9529. DOI: 10.1109/TR.2014.2299711

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 11** Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente. Analyzing the impact of Intermittent Faults on Microprocessors applying Fault Injection. IEEE Design & Test of Computers. 29, pp. 66 - 73. 2012. ISSN 0740-7475. DOI: 10.1109/MDT.2011.2179514

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 12** Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente. Studying the effects of intermittent faults on a microcontroller. Microelectronics Reliability. 52, pp. 2837 - 2846. 2012. ISSN 0026-2714. DOI: 10.1016/j.microrel.2012.06.004

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 13** Jesús Frigal López; David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. Towards benchmarking routing protocols in wireless mesh networks. Ad Hoc Networks. 9, pp. 1374 - 1388. 2011. ISSN 1570-8705. DOI: 10.1016/j.adhoc.2011.03.010

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 14** Sara Blanc Clavero; Alberto Miguel Bonastre Pina; Pedro Joaquín Gil Vicente. Dependability assessment of by-wire control systems using fault injection. Journal of Systems Architecture. 55, pp. 102 - 113. 2009. ISSN 1383-7621. DOI: 10.1016/j.sysarc.2008.09.003

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 15** Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Sara Blanc Clavero; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. Enhancement of fault injection techniques based on the modification of VHDL code. IEEE Transactions on Very Large Scale Integration (VLSI) Systems. 16, pp. 693 - 706. 2008. ISSN 1063-8210. DOI: 10.1109/TVLSI.2008.2000254

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 16** David De Andrés Martínez; Juan Carlos Ruiz García; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. Fault Emulation for Dependability Evaluation of VLSI Systems. IEEE Transactions on Very Large Scale Integration (VLSI) Systems. 16, pp. 422 - 431. 2008. ISSN 1063-8210. DOI: 10.1109/TVLSI.2008.920988
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 17** David De Andrés Martínez; José Albaladejo Meroño; Lenin Guillermo Lemus Zúñiga; Pedro Joaquín Gil Vicente. Fast Run-Time Reconfiguration for SEU Injection. Lecture Notes in Computer Science. pp. 230 - 245. 2005. ISSN 0302-9743
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 18** Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. Impact of faults in combinational logic of commercial microcontrollers. Lecture Notes in Computer Science. pp. 379 - 390. 2005. ISSN 0302-9743
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 19** Pedro Yuste Pérez; Juan Carlos Ruiz García; Lenin Guillermo Lemus Zúñiga; Pedro Joaquín Gil Vicente. Non-Intrusive Software-Implemented Fault Injection in Embedded Systems. Lecture Notes in Computer Science. 2847, pp. 23 - 38. 2003. ISSN 0302-9743
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 20** Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. Study, comparison and application of different VHDL-based fault injection techniques for the experimental validation of a fault-tolerant system. Microelectronics Journal. 34, pp. 41 - 51. 2003. ISSN 0026-2692
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 21** Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. Using VHDL-Based Fault Injection for the Early Diagnosis of a TTP/C Controller. IEICE Transactions on Information and Systems. E86-D, pp. 2634 - 2641. 2003. ISSN 0916-8532
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 22** Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. A Prototype of a VHDL-Based Fault Injection Tool: Description and Application. Journal of Systems Architecture. 47, pp. 847 - 867. 2002. ISSN 1383-7621
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 23** José Carlos Campelo Rivadulla; Pedro Yuste Pérez; Pedro Joaquín Gil Vicente; Juan José Serrano Martín. DICOS: a real-time distributed industrial control system for embedded applications. Control Engineering Practice. 9, pp. 439 - 447. 2001. ISSN 0967-0661
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 24** José Vicente Busquets Mataix; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. Techniques to increase the schedulable utilization of cache-based preemptive real-time systems. Journal of Systems Architecture. 46, pp. 357 - 378. 2000. ISSN 1383-7621
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 25** José Carlos Campelo Rivadulla; Pedro Yuste Pérez; Francisco Rodríguez Ballester; Pedro Joaquín Gil Vicente; Juan José Serrano Martín. Dependability Evaluation of Fault Tolerant Distributed Industrial Control Systems. Lecture Notes in Computer Science. 1586, pp. 384 - 388. 1999. ISSN 0302-9743
Tipo de producción: Artículo científico **Tipo de soporte:** Revista



- 26** José Carlos Campelo Rivadulla; Francisco Rodríguez Ballester; Alicia Rubio Moreno; Rafael Ors Carot; Pedro Joaquín Gil Vicente; Lenin Guillermo Lemus Zúñiga; José Vicente Busquets Mataix; José Albaladejo Meroño; Juan José Serrano Martín. Distributed industrial control systems: a fault tolerant architecture. Microprocessors and Microsystems. 23, pp. 103 - 112. 1999. ISSN 0141-9331. DOI: 10.1016/S0141-9331(99)00019-8
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 27** José Carlos Campelo Rivadulla; Pedro Yuste Pérez; Francisco Rodríguez Ballester; Pedro Joaquín Gil Vicente; Juan José Serrano Martín. Hierarchical Reliability and Safety Models of Fault Tolerant Distributed Industrial Control Systems. Lecture Notes in Computer Science. 1698, pp. 202 - 215. 1999. ISSN 0302-9743
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 28** Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; José Vicente Busquets Mataix; Pedro Joaquín Gil Vicente. Inyección de fallos mediante simulación de modelos en VHDL. Un sistema computador sencillo. Información Tecnológica. 9, pp. 111 - 118. 1998. ISSN 0716-8756
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 29** Miguel Peris Tortajada; Rafael Ors Carot; Alberto Miguel Bonastre Pina; Pedro Joaquín Gil Vicente; Juan José Serrano Martín. Advanced application of rule nets to the automation of chemical analysis systems. Analytica Chimica Acta. 354, pp. 249 - 254. 1997. ISSN 0003-2670
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 30** Miguel Peris Tortajada; Rafael Ors Carot; Alberto Miguel Bonastre Pina; Pedro Joaquín Gil Vicente. Application of rule nets to temporal reasoning in the monitoring of a chemical analysis process. LABORATORY AUTOMATION AND INFORMATION MANAGEMENT. 33, pp. 49 - 54. 1997. ISSN 0925-5281
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 31** David De Andrés Martínez; Juan Carlos Ruiz García; Jaime Espinosa Garcia; Pedro Joaquín Gil Vicente. An Aspect-Oriented Approach to Hardware Fault Tolerance for Embedded Systems. Handbook of Research on Embedded Systems Design. 6, pp. 123 - 149. IGI Publishing, 2014. ISBN 978-1-4666-6194-3
Tipo de producción: Capítulo de libro **Tipo de soporte:** Libro
- 32** Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente; Pedro Yuste Pérez; David De Andrés Martínez. Dependability Benchmark of Automotive Engine Control Systems. Dependability Benchmarking for Computer Systems. 7, pp. 111 - 140. Wiley - IEEE Computer Society Press, 2008. ISBN 978-0-470-23055-8
Tipo de producción: Capítulo de libro **Tipo de soporte:** Libro
- 33** JUAN PARDO ALBIACH; José Carlos Campelo Rivadulla; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. Embedded Software Validation Using On-Chip Debugging Mechanisms. Software Engineering of Fault Tolerant Systems. 4, pp. 121 - 149. World Scientific Publishing, 2007. ISBN 978-981-270-503-7
Tipo de producción: Capítulo de libro **Tipo de soporte:** Libro
- 34** Pedro Joaquín Gil Vicente; Sara Blanc Clavero; Juan José Serrano Martín. Pin-level Hardware Fault Injection Techniques. Fault injection techniques and tools for VLSI reliability evaluation. 2, pp. 63 - 81. Kluwer Academic Publishers, 2003. ISBN 1-4020-7589-8
Tipo de producción: Capítulo de libro **Tipo de soporte:** Libro
- 35** Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente. VHDL Simulation-Based Fault Injection Techniques. Fault injection techniques and tools for VLSI reliability evaluation. 41, pp. 159 - 176. Kluwer Academic Publishers, 2003. ISBN 1-4020-7589-8
Tipo de producción: Capítulo de libro **Tipo de soporte:** Libro



- 36** Pedro Joaquín Gil Vicente. CONCEPTOS DE TOLERANCIA A FALLOS EN COMPUTADORES. Comp. Paralelos y evaluación de prestaciones. 12/, pp. 185 - 203. ED. UNIV. CASTILLA LA MANCHA, 1996. ISBN 84-89492-43-3
Tipo de producción: Capítulo de libro **Tipo de soporte:** Libro

Trabajos presentados en congresos nacionales o internacionales

- 1** **Título del trabajo:** Comparison of the overheads provoked by the inclusion of different Error Correction Codes in Embedded Systems
Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2023)
Fecha de celebración: 07/07/2023
 Joaquín Gracia Morán; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the Workshop on Innovation on Information and Communication Technologies 2023". pp. 52 - 61. Institute ITACA, ISSN 978-84-09-56378-4
- 2** **Título del trabajo:** Evaluación de un Microprocesador RISC con capacidad de tolerancia a fallos
Nombre del congreso: VI Jornadas de Computación Empotrada y Reconfigurable. Jornadas SARTECO 2022
Ciudad de celebración: Alicante, España,
Fecha de celebración: 23/09/2022
 Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente; Luis Jose Saiz Adalid. "Actas de las Jornadas SARTECO 2022". pp. 727 - 734. Universidad de Alicante, ISSN 978-84-1302-185-0
- 3** **Título del trabajo:** Tolerating Double and Triple Random Errors with Low Redundancy Error Correction Codes
Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2022)
Ciudad de celebración: Valencia, España,
Fecha de celebración: 15/07/2022
 Joaquín Gracia Morán; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the Workshop on Innovation on Information and Communication Technologies 2022 (WIICT 2022)". pp. 16 - 30. Institute ITACA, ISSN 978-84-09-46075-5
- 4** **Título del trabajo:** Mejora de un Código de Corrección de Errores para tolerar fallos adyacentes bidimensionales
Nombre del congreso: IV Jornadas de Computación Empotrada y Reconfigurable. Jornadas SARTECO 2019
Ciudad de celebración: Cáceres, España,
Fecha de celebración: 20/09/2019
 Joaquín Gracia Morán; Luis Jose Saiz Adalid; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Avances en Arquitectura y Tecnología de Computadores. Actas de las Jornadas SARTECO 2019". pp. 600 - 605. Universidad de Extremadura. Servicio de Publicaciones, ISSN 978-84-09-12127-4
- 5** **Título del trabajo:** Comparison of an Improved Matrix-based Error Correction Code
Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2019)
Ciudad de celebración: Valencia, España,
Fecha de celebración: 05/07/2019
 Joaquín Gracia Morán; Luis Jose Saiz Adalid; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Proceedings of Workshop on Innovation on Information and Communication

Technologies : ITACA-WIICT 2019: July 5th, Valencia". pp. 32 - 42. Carlos Fernandez-Llatas ITACA , ISSN 978-84-09-17526-0

6 Título del trabajo: Correction of Adjacent Errors with Low Redundant Matrix Error Correction Codes

Nombre del congreso: 8th Latin-American Symposium on Dependable Computing (LADC 2018)

Ciudad de celebración: Foz de Iguazu, Brazil,

Fecha de celebración: 10/10/2018

Joaquín Gracia Morán; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "2018 Eighth Latin-American Symposium on Dependable Computing". pp. 107 - 114. IEEE, ISSN 978-1-5386-8489-4

7 Título del trabajo: Un nuevo Código de Corrección de Errores matricial con baja redundancia

Nombre del congreso: XXIX Jornadas de Paralelismo. Jornadas SARTECO 2018

Ciudad de celebración: Teruel, Spain,

Fecha de celebración: 14/09/2018

Joaquín Gracia Morán; Luis Jose Saiz Adalid; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Avances en arquitectura y tecnología de computadores : actas de las Jornadas SARTECO 2018 : celebrado del 12 al 14 de Septiembre de 2018, en Teruel". pp. 561 - 566. Francisco José Martínez Rodríguez, ISSN 978-84-09-04334-7

8 Título del trabajo: A comparison of two different matrix Error Correction Codes

Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2018)

Ciudad de celebración: Valencia, España,

Fecha de celebración: 13/07/2018

Joaquín Gracia Morán; Luis Jose Saiz Adalid; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "WIICT 2018. Proceedings of the Workshop on Innovation on Information and Communication Technologies". pp. 74 - 83. Institute of Information and Communication Technologies (ITACA), ISSN 978-84-09-07373-3

9 Título del trabajo: English-medium instruction groups on Informatics Engineering. Results and comparison to conventional groups

Nombre del congreso: IEEE Global Engineering Education Conference (EDUCON 2018)

Ciudad de celebración: Santa Cruz de Tenerife, Spain,

Fecha de celebración: 20/04/2018

Jorge Más Estellés; José Vicente Benlloch Dualde; Pedro Joaquín Gil Vicente; Daniela Teresa Gil Salom. "Proceedings of 2018 IEEE Global Engineering Education Conference (EDUCON)". pp. 399 - 404. IEEE, ISSN 978-1-5386-2957-4

10 Título del trabajo: New configurations to improve reliability and redundancy in high performance memory systems

Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2017)

Ciudad de celebración: Valencia, España,

Fecha de celebración: 16/06/2017

Joaquín Gracia Morán; Pedro Joaquín Gil Vicente; Daniel Antonio Gil Tomás; Luis Jose Saiz Adalid. "Proceedings of the Workshop on Innovation on Information and Communication Technologies 2017". pp. 103 - 110. ISSN 978-84-697-7327-7

11 Título del trabajo: Speeding-up simulation-based fault injection of complex HDL models

Nombre del congreso: Seventh Latin-American Symposium on Dependable Computing (LADC 2016)

Ciudad de celebración: Cali, Colombia,

Fecha de celebración: 21/10/2016

Ilya Tuzov; Juan Carlos Ruiz García; David De Andrés Martínez; Pedro Joaquín Gil Vicente. "2016 Seventh Latin-American Symposium on Dependable Computing (LADC)". pp. 51 - 60. IEEE CPS, ISSN 978-1-5090-5120-5

- 12 Título del trabajo:** Ultrafast Error Correction Codes for Double Error Detection/Correction
Nombre del congreso: 12th European Dependable Computing Conference (EDCC 2016)
Ciudad de celebración: Gothenburg, Sweden,
Fecha de celebración: 09/09/2016
Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Juan Carlos Ruiz García; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo. "Proceedings of the 12th European Dependable Computing Conference (EDCC 2016)". pp. 108 - 119. IEEE Computer Society, ISSN 978-1-5090-1582-5
- 13 Título del trabajo:** A very fast Single Error Correction-Double Error Detection Code for short data words
Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2016)
Ciudad de celebración: Valencia, España,
Fecha de celebración: 17/06/2016
Joaquín Gracia Morán; Luis Jose Saiz Adalid; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Proceedings of the Workshop on Information and Communication Technologies 2016". pp. 151 - 159. Institute ITACA. Information and Communication Technologies, ISSN 978-84-617-7199-8
- 14 Título del trabajo:** Adaptive Mechanism to Tolerate Intermittent Faults
Nombre del congreso: 11th European Dependable Computing Conference (EDCC 2015)
Ciudad de celebración: Paris, France,
Fecha de celebración: 11/09/2015
Joaquín Gracia Morán; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo. "Proceedings of the 2015 European Dependable Computing Conference (EDCC)". pp. 1 - 2. IEEE Computer Society - Conference Publishing Services (CPS), ISSN 978-1-4673-9289-1
- 15 Título del trabajo:** Increasing the Dependability of VLSI Systems Through Early Detection of Fugacious Faults
Nombre del congreso: 11th European Dependable Computing Conference (EDCC 2015)
Ciudad de celebración: Paris, France,
Fecha de celebración: 11/09/2015
Jaime Espinosa García; David De Andrés Martínez; Pedro Joaquín Gil Vicente. "Proceedings of the 2015 European Dependable Computing Conference (EDCC)". pp. 190 - 197. IEEE Computer Society - Conference Publishing Services (CPS), ISSN 978-1-4673-9289-1
- 16 Título del trabajo:** Ultrafast Single Error Correction Codes for Protecting Processor Registers
Nombre del congreso: 11th European Dependable Computing Conference (EDCC 2015)
Ciudad de celebración: Paris, France,
Fecha de celebración: 11/09/2015
Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo. "Proceedings of the 2015 European Dependable Computing Conference (EDCC)". pp. 144 - 154. IEEE Computer Society - Conference Publishing Services (CPS), ISSN 978-1-4673-9289-1
- 17 Título del trabajo:** Protection of Processor Registers by using Very Fast Single Error Correction Codes
Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2015)
Ciudad de celebración: Valencia, Spain,
Fecha de celebración: 03/07/2015
Joaquín Gracia Morán; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo. pp. 175 - 184. ISSN 978-84-608-4139-5

- 18 Título del trabajo:** Ideas Towards Early Detection of Fugacious Faults for Increased Safety of VLSI Systems
Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2014)
Ciudad de celebración: Valencia, Spain,
Fecha de celebración: 04/07/2014
Jaime Espinosa García; David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. "Proceedings of the Workshop on Innovation and Communication Technologies 2014". pp. 25 - 34. ITACA, ISSN 978-84-697-1166-8
- 19 Título del trabajo:** Selectable Error Detection and Correction Levels Error Control Codes
Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2014)
Ciudad de celebración: Valencia, Spain,
Fecha de celebración: 04/07/2014
Joaquín Gracia Morán; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo. "Proceedings of the Workshop on Innovation and Communication Technologies 2014". pp. 129 - 136. ITACA, ISSN 978-84-697-1166-8
- 20 Título del trabajo:** Modified Hamming Codes to Enhance Short Burst Error Detection in Semiconductor Memories
Nombre del congreso: Tenth European Dependable Computing Conference (EDCC 2014)
Ciudad de celebración: Newcastle upon Tyne, UK,
Fecha de celebración: 16/05/2014
Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Juan Carlos Baraza Calvo; Juan Carlos Ruiz García; Daniel Antonio Gil Tomás; Joaquín Gracia Morán. "2014 Tenth European Dependable Computing Conference". pp. 62 - 65. IEEE, ISSN 978-1-4799-3803-2
- 21 Título del trabajo:** Flexible Unequal Error Control Codes with Selectable Error Detection and Correction Levels
Nombre del congreso: 32nd International Conference on Computer Safety, Reliability, and Security (SAFECOMP2013)
Ciudad de celebración: Toulouse, France,
Fecha de celebración: 27/09/2013
Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Juan Carlos Ruiz García; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Joaquín Gracia Morán. "Computer Safety, Reliability, and Security. Proceedings 32nd International Conference, SAFECOMP 2013. Lecture Notes in Computer Science, Vol. 8153". pp. 178 - 189. Springer, ISSN 978-3-642-40792-5
- 22 Título del trabajo:** Improving the Transfer of Safety and Security Competences to Industry: The RISKY Approach
Nombre del congreso: 14th European Workshop on Dependable Computing (EWDC 2013)
Ciudad de celebración: Coimbra, Portugal,
Fecha de celebración: 16/05/2013
Joaquín Gracia Morán; Juan Carlos Ruiz García; Juan Carlos Baraza Calvo; David De Andrés Martínez; Pedro Joaquín Gil Vicente. "Dependable Computing. 14th European Workshop, EWDC 2013, Coimbra, Portugal, May 15-16, 2013. Proceedings". pp. 185 - 189. Springer. Lecture Notes in Computer Science, Vol. 7869, ISSN 978-3-642-38788-3
- 23 Título del trabajo:** The Challenge of Detection and Diagnosis of Fugacious Hardware Faults in VLSI Designs
Nombre del congreso: 14th European Workshop on Dependable Computing (EWDC 2013)



Ciudad de celebración: Coimbra, Portugal,

Fecha de celebración: 16/05/2013

Jaime Espinosa Garcia; David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. "Dependable Computing. 14th European Workshop, EWDC 2013, Coimbra, Portugal, May 15-16, 2013. Proceedings". pp. 76 - 87. Springer. Lecture Notes in Computer Science, Vol. 7869, ISSN 978-3-642-38788-3

24 Título del trabajo: Using Interleaving to Avoid the Effects of Multiple Adjacent Faults in On-Chip Interconnection Lines

Nombre del congreso: 14th European Workshop on Dependable Computing (EWDC 2013)

Ciudad de celebración: Coimbra, Portugal,

Fecha de celebración: 16/05/2013

Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Joaquín Gracia Morán; Juan Carlos Baraza Calvo. "Dependable Computing. 14th European Workshop, EWDC 2013, Coimbra, Portugal, May 15-16, 2013. Proceedings". pp. 198 - 201. Springer. Lecture Notes in Computer Science, Vol. 7869, ISSN 978-3-642-38788-3

25 Título del trabajo: Defining a Representative and Low Cost Fault Model Set for Intermittent Faults in Microprocessor Buses

Nombre del congreso: Sixth Latin-American Symposium on Dependable Computing (LADC 2013)

Ciudad de celebración: Rio de Janeiro, Brasil,

Fecha de celebración: 05/04/2013

Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Sixth Latin-American Symposium on Dependable Computing (LADC 2013)". pp. 98 - 103. IEEE Computer Society - Conference Publishing Services (CPS), ISSN 978-0-7695-4962-0

26 Título del trabajo: Tolerating Multiple Faults with Proximate Manifestation in FPGA-based Critical Designs for Harsh Environments

Nombre del congreso: 22nd IEEE International Conference on Field Programmable Logic and Applications (FPL 2012)

Ciudad de celebración: Oslo, Noruega,

Fecha de celebración: 31/08/2012

Jaime Espinosa Garcia; David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. "2012 22nd International Conference on Field Programmable Logic and Applications (FPL)". pp. 292 - 299. IEEE, ISSN 978-1-4673-2256-0

27 Título del trabajo: Resilience-Driven Parameterisation of Ad Hoc Routing Protocols: olsrd as a Case Study

Nombre del congreso: 30th IEEE Symposium on Reliable Distributed Systems (SRDS 2011)

Ciudad de celebración: Madrid, Spain,

Fecha de celebración: 04/10/2011

Jesús Frigal López; David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. "Proceedings of the 30th IEEE Symposium on Reliable Distributed Systems". pp. 85 - 90. IEEE, ISSN 978-1-4577-1349-1

28 Título del trabajo: Robust communications using automatic deployment of a CRC-generation technique in IP-blocks

Nombre del congreso: XI Jornadas de Computación Reconfigurable y Aplicaciones (JCRA)2011

Ciudad de celebración: Tenerife, España,

Fecha de celebración: 09/09/2011

Jaime Espinosa Garcia; David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. "Actas de Congresos". pp. 119 - 126. Editores Manuel Rodríguez y Eduardo Magdaleno, ISSN 978-8-46148-8-148

- 29 Título del trabajo:** Hierarchical Analysis of Resilience Benchmarking Results Using LSP: Ad Hoc Networks As a Case Study
Nombre del congreso: XXII Jornadas de Paralelismo (2011)
Ciudad de celebración: La Laguna (ESPAÑA),
Fecha de celebración: 07/09/2011
Jesús Frigal López; Juan Carlos Ruiz García; David De Andrés Martínez; Pedro Joaquín Gil Vicente. "Proceedings". pp. 373 - 378. Servicio de Publicaciones. Universidad de La Laguna, Tenerife, ISSN 978-84-694-1791-1
- 30 Título del trabajo:** Using Performance, Energy Consumption, and Resilience Experimental Measures to Evaluate Routing Protocols for Ad Hoc Networks
Nombre del congreso: 10th Annual IEEE International Symposium on Network Computing and Applications (NCA 2011)
Ciudad de celebración: Cambridge, MA USA,
Fecha de celebración: 27/08/2011
Jesús Frigal López; David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. "Proceedings. 2011 IEEE International Symposium on Network Computing and Applications NCA 2011". pp. 139 - 146. IEEE Society Press, ISSN 978-1-4577-1052-0
- 31 Título del trabajo:** Coarse-grained Resilience Benchmarking Using Logic Score of Preferences: Ad Hoc Networks As a Case Study
Nombre del congreso: 13th European Workshop on Dependable Computing (EWDC 2011)
Ciudad de celebración: Pisa, Italy,
Fecha de celebración: 11/05/2011
Jesús Frigal López; Juan Carlos Ruiz García; David De Andrés Martínez; Pedro Joaquín Gil Vicente. "Proceedings of the 13th European Workshop on Dependable Computing". pp. 23 - 28. ACM, ISSN 978-1-4503-0284-5
- 32 Título del trabajo:** On Selecting Representative Faultloads to Guide the Evaluation of Ad Hoc Networks
Nombre del congreso: 5th Latin-American Symposium on Dependable Computing (LADC 2011)
Ciudad de celebración: São José dos Campos, Brazil,
Fecha de celebración: 25/04/2011
Jesús Frigal López; David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. "Proceedings of the 5th Latin-American Symposium on Dependable Computing". pp. 94 - 99. IEEE, ISSN 978-1-4244-9700-3
- 33 Título del trabajo:** Searching representative and low cost fault models for intermittent faults in microcontrollers: a case study
Nombre del congreso: 16th IEEE Pacific Rim International Symposium on Dependable Computing (PRDC'10)
Ciudad de celebración: Tokyo, Japón,
Fecha de celebración: 13/12/2010
Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente. "Proceedings 16th IEEE PRDC 2010". pp. 11 - 18. IEEE, ISSN 978-0-7695-4289-8
- 34 Título del trabajo:** Attack Injection to Support the Evaluation of Ad Hoc Networks
Nombre del congreso: 29th International Symposium on Reliable Distributed Systems (SRDS)
Ciudad de celebración: New Delhi, India,
Fecha de celebración: 31/10/2010
Jesús Frigal López; David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. "Proceedings of the IEEE Symposium on Reliable Distributed Systems". pp. 21 - 29. IEEE-CS Press, ISSN 978-0-7695-4250-8

- 35 Título del trabajo:** Characterising Networking Problems in Ambient Intelligence Networks
Nombre del congreso: 4th Symposium of Ubiquitous Computing and Ambient Intelligence (UCAmI2010)
Ciudad de celebración: Valencia (ESPAÑA),
Fecha de celebración: 07/09/2010
Jesús Friginal López; David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente.
"Actas CEDI 2010". pp. 1 - 10. Garceta Grupo Editorial, ISSN 978-84-92812-61-5
- 36 Título del trabajo:** A Proposal to Tolerate Intermittent Faults in Microprocessor Buses
Nombre del congreso: International Conference on Dependable Systems and Networks : Supplemental Volume.
Ciudad de celebración: Chicago, EEUU,
Fecha de celebración: 28/06/2010
Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Supplemental Volume of the 2010 Annual IEEE/IFIP International Conference on Dependable Systems and Networks (DSN 2010)". pp. 1 - 9. EEUU,
- 37 Título del trabajo:** Experimental Validation of a Fault Tolerant Microcomputer System against Intermittent Faults
Nombre del congreso: 2010 IEEE/IFIP International Conference on Dependable Systems and Networks (DSN 2010)
Ciudad de celebración: Chicago, EEUU,
Fecha de celebración: 28/06/2010
Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Proceedings of the 2010 IEEE/IFIP International Conference on Dependable Systems and Networks". pp. 1 - 9. IEEE, ISSN 978-1-4244-7499-8
- 38 Título del trabajo:** Key Factors for Attack Injection on MANETs: Towards Enhancing Experiment Representativeness
Nombre del congreso: Eighth European Dependable Computing Conference - Fast abstracts and students forum
Ciudad de celebración: Valencia, SPAIN,
Fecha de celebración: 30/04/2010
Jesús Friginal López; David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente.
"Supplemental Volume of the 8th European Dependable Computing Conference". pp. 51 - 52. IEEE Computer Society, ISSN 978-84-692-9571-7
- 39 Título del trabajo:** Vertical integration on Real-Time ethernet: A proposal
Nombre del congreso: Eighth European Dependable Computing Conference - Fast abstracts and students forum
Ciudad de celebración: Valencia, SPAIN,
Fecha de celebración: 30/04/2010
FRANCISCO JAVIER SÁNCHEZ BOLUMAR; Juan Carlos Baraza Calvo; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. "Supplemental Volume of the 8th European Dependable Computing Conference". pp. 13 - 14. IEEE Computer Society, ISSN 978-84-692-9571-7
- 40 Título del trabajo:** An Attack Injection Approach to Evaluate the Robustness of Ad Hoc Networks
Nombre del congreso: 15th Pacific Rim International Symposium on Dependable Computing (PRDC 2009)
Ciudad de celebración: Shanghai, China,
Fecha de celebración: 16/11/2009
David De Andrés Martínez; Jesús Friginal López; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente.
"Proceedings 15th IEEE PRDC 2009". pp. 228 - 233. IEEE, ISSN 978-0-7695-3849-5

- 41 Título del trabajo:** Design and Deployment of a Generic ECC-based Fault Tolerance Mechanism for Embedded HW Cores
Nombre del congreso: 14th IEEE International Conference On Emerging Technologies And Factory Automation (ETFA)
Ciudad de celebración: Palma de Mallorca, España,
Fecha de celebración: 26/09/2009
Juan Carlos Ruiz García; David De Andrés Martínez; Pedro Joaquín Gil Vicente. "Proceedings of ETFA 2009". pp. 3956 - 3964. IEEE Press, ISSN 978-1-4244-2728-4
- 42 Título del trabajo:** Using Dependability, Performance, Area and Energy Consumption Experimental Measures to Benchmark IP Cores
Nombre del congreso: 4th Latin American Symposium on Dependable Computing (LADC 2009)
Ciudad de celebración: Joao Pessoa, Brasil,
Fecha de celebración: 01/09/2009
David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. "Proceedings 2009 Fourth Latin-American Symposium on Dependable Computing. LADC 2009". pp. 49 - 56. IEEE CS, ISSN 978-0-7695-3760-3
- 43 Título del trabajo:** Impact of Manufacturing Defects on Carbon Nanotube Logic Circuits
Nombre del congreso: 3rd Workshop on Dependable and Secure Nanocomputing
Ciudad de celebración: Estoril, Portugal,
Fecha de celebración: 29/06/2009
Daniel Antonio Gil Tomás; David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. "Supplement volume of the DSN 2009 proceedings". pp. 1 - 9. IEEE,
- 44 Título del trabajo:** Attack Injection for Performance and Dependability Assessment of Ad-Hoc Networks
Nombre del congreso: 12th European Workshop on Dependable Computing (EWDC 2009)
Ciudad de celebración: Toulouse, Francia,
Fecha de celebración: 14/05/2009
Jesús Frigal López; Juan Carlos Ruiz García; David De Andrés Martínez; Pedro Joaquín Gil Vicente. "EWDC-12 Proceedings". pp. 1 - 9. EWDC - HAL,
- 45 Título del trabajo:** Generic Design and Automatic Deployment of NMR Strategies on HW Cores
Nombre del congreso: 14th Pacific Rim International Symposium on Dependable Computing (PRDC 2008)
Ciudad de celebración: Taipei, Taiwan,
Fecha de celebración: 15/12/2008
Juan Carlos Ruiz García; David De Andrés Martínez; Sara Blanc Clavero; Pedro Joaquín Gil Vicente. "Proceedings 14th IEEE PRDC 2008". pp. 265 - 272. IEEE, ISSN 978-0-7695-3448-0
- 46 Título del trabajo:** Injecting Intermittent Faults for the Dependability Validation of Commercial Microcontrollers
Nombre del congreso: 13th IEEE International Workshop on High Level Design Validation and Test (HLDVT 2008)
Ciudad de celebración: InclineVillage, Estados Unidos,
Fecha de celebración: 19/11/2008
Daniel Antonio Gil Tomás; Luis Jose Saiz Adalid; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Proceedings of the IEEE HLDVT 2008". pp. 177 - 184. IEEE Computer Society, ISSN 978-1-4244-2922-6

- 47 Título del trabajo:** Designing component-based VLSI systems: core selection using dependability, performance, area and power consumption measures
Nombre del congreso: 1st Workshop on Sharing Field Data and Experiment Measurements on Resilience of Distributed Computing Systems (SRDS 2008)
Ciudad de celebración: Nápoles, Italia,
Fecha de celebración: 06/10/2008
David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. pp. 1 - 9. www.
- 48 Título del trabajo:** Towards Assessing the Resilience of Ad-hoc Proactive Routing Protocols against Dataflow Disruption Attacks
Nombre del congreso: 1st Workshop on Sharing Field Data and Experiment Measurements on Resilience of Distributed Computing Systems (SRDS 2008)
Ciudad de celebración: Nápoles, Italia,
Fecha de celebración: 06/10/2008
Juan Carlos Ruiz García; Jesús Frigal López; David De Andrés Martínez; Pedro Joaquín Gil Vicente. pp. 1 - 9. www.
- 49 Título del trabajo:** ¿Black Hole Attack Injection in Ad hoc Networks
Nombre del congreso: 38th (2008) International Conference on Dependable Systems and Networks - FastAbstracts
Ciudad de celebración: Anchorage, Estados Unidos,
Fecha de celebración: 24/06/2008
Juan Carlos Ruiz García; Jesús Frigal López; David De Andrés Martínez; Pedro Joaquín Gil Vicente. "Supplementary volume of the 2008 International Conference on Dependable Systems and Networks". pp. 34 - 35. IEEE,
- 50 Título del trabajo:** Combined Defect and Fault Tolerance for Reconfigurable Nanofabrics
Nombre del congreso: 2nd Workshop on Dependable and Secure Nanocomputing
Ciudad de celebración: Anchorage, Estados Unidos,
Fecha de celebración: 24/06/2008
David De Andrés Martínez; Juan Carlos Ruiz García; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Supplement volume of the DSN 2008 proceedings". pp. 1 - 9. www.
- 51 Título del trabajo:** Developing Fault Models for Nanowire Logic Circuits
Nombre del congreso: 2nd Workshop on Dependable and Secure Nanocomputing
Ciudad de celebración: Anchorage, Estados Unidos,
Fecha de celebración: 24/06/2008
Daniel Antonio Gil Tomás; David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. "Supplement volume of the DSN 2008 proceedings". pp. 1 - 9. www.
- 52 Título del trabajo:** Towards Dependability Benchmarking of Hardware Cores for Embedded Systems
Nombre del congreso: 1st DSN2008 Workshop on Resilience Assessment and Dependability Benchmarking (RADB 2008)
Ciudad de celebración: Anchorage, Estados Unidos,
Fecha de celebración: 24/06/2008
David De Andrés Martínez; Juan Carlos Ruiz García; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Supplemental Proceedings (CD-ROM) of DSN 2008.". pp. 1 - 9. www.
- 53 Título del trabajo:** Using Open Compilation to Simplify the Design of Fault-Tolerant VLSI Systems
Nombre del congreso: 1st DNS2008 Workshop on Compiler and Architectural Techniques for Application Reliability and Security (CATARS 2008)
Ciudad de celebración: Anchorage, Estados Unidos,



Fecha de celebración: 24/06/2008

Juan Carlos Ruiz García; David De Andrés Martínez; Pedro Joaquín Gil Vicente; Sara Blanc Clavero. "Supplemental Proceedings (CD-ROM) of DSN 2008". pp. 1 - 9. www,

- 54 Título del trabajo:** Applying Fault Injection to Study the Effects of Intermittent Faults
Nombre del congreso: 7th European Dependable Computing Conference (EDCC 2008)

Ciudad de celebración: Kaunas, Lituania,

Fecha de celebración: 07/05/2008

Luis Jose Saiz Adalid; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the EDDC 2008". pp. 67 - 69. IEEE Computer Society, ISSN 978-0-7695-3138-0

- 55 Título del trabajo:** Dependability Assessment for the Selection of Embedded Cores
Nombre del congreso: 7th European Dependable Computing Conference (EDCC 2008)

Ciudad de celebración: Kaunas, Lituania,

Fecha de celebración: 07/05/2008

David De Andrés Martínez; Juan Carlos Ruiz García; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the EDDC 2008". pp. 79 - 84. IEEE Computer Society, ISSN 978-0-7695-3138-0

- 56 Título del trabajo:** Analysis of the influence of intermittent faults in a microcontroller
Nombre del congreso: 11th IEEE International Workshop on Design and Diagnostics of Electronic Circuits and Systems (DDECS 2008)

Ciudad de celebración: Bratislava, Eslovaquia,

Fecha de celebración: 16/04/2008

Joaquín Gracia Morán; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceeding of the 11th DDECS'08". pp. 1 - 9. IEEE, ISSN 978-1-4244-2276-0

- 57 Título del trabajo:** Identifying Fault Mechanisms and Models of Emerging Nanoelectronic Devices
Nombre del congreso: 37th (2007) International Conference on Dependable Systems and Networks

Ciudad de celebración: Edimburgo, Reino Unido,

Fecha de celebración: 25/06/2007

Daniel Antonio Gil Tomás; David De Andrés Martínez; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. "Proceedings of the DSN 2007". pp. 1 - 9. IEEE-CS Press, ISSN 0-7695-2855-4

- 58 Título del trabajo:** FADES: A Fault Emulation Tool for Fast Dependability Assessment
Nombre del congreso: IEEE International Conference on Field Programmable Technology (FPT 2006)

Ciudad de celebración: Bangkok, Thailand,

Fecha de celebración: 13/12/2006

David De Andrés Martínez; Juan Carlos Ruiz García; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings". pp. 221 - 228. IEEE, ISSN 0-7803-9728-2

- 59 Título del trabajo:** Temporal Characterization of Embedded Systems Using Nexus
Nombre del congreso: 6th European Dependable Computing Conference (EDCC 2006)

Ciudad de celebración: Coimbra, Portugal,

Fecha de celebración: 20/10/2006

JUAN PARDO ALBIACH; José Carlos Campelo Rivadulla; Juan Carlos Ruiz García; Pedro Joaquín Gil Vicente. "Proceedings of the EDCC 2006". pp. 47 - 52. IEEE Computer Society, ISSN 0-7695-2648-9

- 60 Título del trabajo:** Fast Emulation of Permanent Faults in VLSI Systems
Nombre del congreso: 2006 IEEE International Conference on Field Programmable Logic and Applications (FPL 2006)

Ciudad de celebración: Madrid, España,



Fecha de celebración: 28/08/2006

David De Andrés Martínez; Juan Carlos Ruiz García; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings". pp. 247 - 252. IEEE, ISSN 1-4244-0312-X

61 Título del trabajo: BUFI: Fault injector for communication buses

Nombre del congreso: 2006 International Conference on Dependable Systems and Networks

Ciudad de celebración: Filadelfia, Estados Unidos,

Fecha de celebración: 25/06/2006

David De Andrés Martínez; Sara Blanc Clavero; Pedro Joaquín Gil Vicente; ASTRIT ADEMAJ; KLAUS STEINHAMMER. "Proceedings of the DSN 2006". pp. 182 - 183. IEEE Computer Society, ISSN 0-7695-2607-1

62 Título del trabajo: Run-Time Reconfiguration for Emulating Transient Faults in VLSI Systems

Nombre del congreso: 2006 International Conference on Dependable Systems and Networks

Ciudad de celebración: Filadelfia, Estados Unidos,

Fecha de celebración: 25/06/2006

David De Andrés Martínez; Juan Carlos Ruiz García; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the DSN 2006". pp. 291 - 300. IEEE Computer Society, ISSN 0-7695-2607-1

63 Título del trabajo: On-Chip Debugging-Based Fault Emulation for Robustness Evaluation of Embedded Software

Nombre del congreso: 11th Pacific Rim International Symposium on Dependable Computing (PRDC 2005)

Ciudad de celebración: Changsha, China,

Fecha de celebración: 12/12/2005

Juan Carlos Ruiz García; JUAN PARDO ALBIACH; José Carlos Campelo Rivadulla; Pedro Joaquín Gil Vicente. "Proceedings of the 2005 Pacific Rim International Symposium on Dependable Computing". pp. 57 - 64. IEEE Computer Society, ISSN 0-7695-2492-3

64 Título del trabajo: Improvement of fault injection techniques based on VHDL code modification

Nombre del congreso: 10th IEEE International Workshop on High Level Design Validation and Test (HLDVT 2005)

Ciudad de celebración: San Francisco, Estados Unidos,

Fecha de celebración: 30/11/2005

Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the IEEE International High Level Design Validation and Test Workshop 2005". pp. 19 - 26. IEEE Computer Society, ISSN 0-7803-9571-9

65 Título del trabajo: A Non-Intrusive SWIFI technique for RTOS robustness testing

Nombre del congreso: 5th European Dependable Computing Conference (EDCC 2005)

Ciudad de celebración: Budapest, Hungría,

Fecha de celebración: 20/04/2005

JUAN PARDO ALBIACH; Juan Carlos Ruiz García; José Carlos Campelo Rivadulla; Pedro Joaquín Gil Vicente. "Dependable Computing - EDCC-5". pp. 87 - 88. Springer-Verlag, ISSN 3-540-25723-3

66 Título del trabajo: Analysis of the influence of processor hidden registers on the accuracy of fault injection techniques

Nombre del congreso: 9th IEEE International Workshop on High Level Design Validation and Test (HLDVT 2004)

Ciudad de celebración: Sonoma Valley, Estados Unidos,

Fecha de celebración: 10/11/2004

Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Proceedings of the IEEE Int. Workshop HLDVT'04". pp. 173 - 178. IEEE, ISSN 0-7803-8714-7

- 67 Título del trabajo:** A Web based approach to distribute simulation based fault injections campaigns
Nombre del congreso: European Conference on Modelling and Simulation (ECMS 2004)
Ciudad de celebración: Paris, Francia,
Fecha de celebración: 27/10/2004
Miguel Ángel Mateo Pla; David De Andrés Martínez; Juan Carlos Baraza Calvo; Lenin Guillermo Lemus Zúñiga; Pedro Joaquín Gil Vicente. "Actas". pp. 239 - 243. Eurosis, ISSN 90-77381-14-7
- 68 Título del trabajo:** On Benchmarking the dependability of Automotive Engine Control Applications
Nombre del congreso: International Conference on Dependable Systems and Networks (DSN 2004)
Ciudad de celebración: Florencia, Italia,
Fecha de celebración: 01/07/2004
Juan Carlos Ruiz García; Pedro Yuste Pérez; Pedro Joaquín Gil Vicente; Lenin Guillermo Lemus Zúñiga. "Proceedings of DSN 2004". pp. 857 - 866. Centromedia/IEEE Computer Society Press, ISSN 0-7695-2052-9
- 69 Título del trabajo:** Experiences during the Experimental Validation of the Time-Triggered Architecture
Nombre del congreso: Design, Automation and Test in Europe (DATE 2004)
Ciudad de celebración: Paris, Francia,
Fecha de celebración: 16/02/2004
Sara Blanc Clavero; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente. "Conference Proceedings". pp. 256 - 261. IEEE Computer Society, ISSN 0-7695-2085-5-3
- 70 Título del trabajo:** Improving the Multiple Errors Detection Coverage in Distributed Embedded Systems
Nombre del congreso: 22nd IEEE Symposium on Reliable Distributed Systems (SRDS '03)
Ciudad de celebración: Florencia, Italia,
Fecha de celebración: 06/10/2003
Sara Blanc Clavero; Pedro Joaquín Gil Vicente. "Proceedings 22nd International Symposium on Reliable Distributed Systems". pp. 303 - 312. IEEE Computer Society, ISSN 0-7695-1955-5
- 71 Título del trabajo:** Reconfiguración Dinámica de FPGAs para la Aceleración de la Inyección de Fallos Basada en Simulación
Nombre del congreso: III Jornadas sobre Computación Reconfigurable y Aplicaciones (JCRA 2003)
Ciudad de celebración: Madrid, España,
Fecha de celebración: 10/09/2003
David De Andrés Martínez; José Albaladejo Meroño; Lenin Guillermo Lemus Zúñiga; Pedro Joaquín Gil Vicente. "Actas de las III Jornadas sobre Computación Reconfigurable y Aplicaciones". pp. 39 - 46. ISSN 84-600-9928
- 72 Título del trabajo:** Sistema de Instrumentación para analizar la inyección de fallos en aplicaciones implementadas en Systems on Chip
Nombre del congreso: X Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 2003)
Ciudad de celebración: Vigo, España,
Fecha de celebración: 10/09/2003
Carlos Carrión Crespo; Pedro Yuste Pérez; Lenin Guillermo Lemus Zúñiga; Pedro Joaquín Gil Vicente. "Actas SAAEI'03". pp. 1 - 5. Univ. de Vigo, ISSN 84-668-3055-6
- 73 Título del trabajo:** Técnicas de Inyección de Fallos Basadas en VHDL
Nombre del congreso: III Jornadas sobre Computación Reconfigurable y Aplicaciones (JCRA 2003)
Ciudad de celebración: Madrid, España,
Fecha de celebración: 10/09/2003



Juan Carlos Baraza Calvo; David De Andrés Martínez; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Actas de las III Jornadas sobre Computación Reconfigurable y Aplicaciones". pp. 621 - 635. ISSN 84-600-9928

- 74 Título del trabajo:** A Methodology for Software Implemented Fault Injection Using Nexus
Nombre del congreso: International Conference on Dependable Systems and Networks
Ciudad de celebración: San Francisco, Estados Unidos,
Fecha de celebración: 22/06/2003
Pedro Yuste Pérez; Lenin Guillermo Lemus Zúñiga; Juan José Serrano Martín; Pedro Joaquín Gil Vicente. "Proceedings of the DSN 2003". pp. 12 - 13. IEEE Computer Society, ISSN 0-7695-1952-0
- 75 Título del trabajo:** INERTE: Integrated NEXus-based Real-Time fault injection tool for Embedded Systems
Nombre del congreso: International Conference on Dependable Systems and Networks
Ciudad de celebración: San Francisco, Estados Unidos,
Fecha de celebración: 22/06/2003
Pedro Yuste Pérez; David De Andrés Martínez; Lenin Guillermo Lemus Zúñiga; Juan José Serrano Martín; Pedro Joaquín Gil Vicente. "Proceedings of the DSN 2003". pp. 669 - 669. IEEE Computer Society, ISSN 0-7695-1952-0
- 76 Título del trabajo:** Fault Tolerant Vision Subsystem for a Mobile Platform
Nombre del congreso: 4th Workshop on European scientific and industrial collaboration (WESIC 2003)
Ciudad de celebración: Miskolc, Hungría,
Fecha de celebración: 28/05/2003
David De Andrés Martínez; José Albaladejo Meroño; Pedro Yuste Pérez; Lenin Guillermo Lemus Zúñiga; Pedro Joaquín Gil Vicente. "Proceedings WESIC'03". pp. 97 - 104. WESIC, ISSN 963-661-570
- 77 Título del trabajo:** Early Diagnosis of hard real-time fault-tolerant embedded systems
Nombre del congreso: 6th IEEE International Workshop on Design and Diagnostics of Electronic Circuits and Systems (DDECS 2003)
Ciudad de celebración: Polonia,
Fecha de celebración: 14/04/2003
Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the 6th International Workshop on Design and Diagnostics of Electronic Circuits and Systems". pp. 157 - 164. IEEE Computer Society, ISSN 83-7143-557-6
- 78 Título del trabajo:** Using VHDL-Based Fault Injection to exercise Error Detection Mechanisms in the Time-Triggered Architecture
Nombre del congreso: 9th Pacific Rim International Symposium on Dependable Computing (PRDC 2002)
Ciudad de celebración: Tsukuba, Japón,
Fecha de celebración: 16/12/2002
Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Proceedings of the 2002 Pacific Rim International Symposium on Dependable Computing". pp. 316 - 320. IEEE Computer Society, ISSN 0-7695-1852-4
- 79 Título del trabajo:** Architecture of a Fault Tolerant Vision System
Nombre del congreso: XVII Conference on Design of Circuits and Integrated Circuits (DCIS)
Ciudad de celebración: Santander, España,
Fecha de celebración: 19/11/2002
José Albaladejo Meroño; David De Andrés Martínez; Lenin Guillermo Lemus Zúñiga; Pedro Joaquín Gil Vicente. "Actas de la XVII Conference on Design of Circuits and Integrated Circuits". pp. 485 - 490. Universidad de Cantabria, ISSN 84-8102-311-6

- 80 Título del trabajo:** Studying Hardware Fault Representativeness with VHDL Models
Nombre del congreso: XVII Conference on Design of Circuits and Integrated Circuits (DCIS)
Ciudad de celebración: Santander, España,
Fecha de celebración: 19/11/2002
Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Lenin Guillermo Lemus Zúñiga; Pedro Joaquín Gil Vicente. "Actas de la XVII Conference on Design of Circuits and Integrated Circuits". pp. 33 - 38. Universidad de Cantabria, ISSN 84-8102-311-6
- 81 Título del trabajo:** A Fault Hypothesis Study On The Ttp/C Using Vhdl-Based And Pin-Level Fault Injection Techniques
Nombre del congreso: 17th IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems (DTF 2002)
Ciudad de celebración: Vancouver,
Fecha de celebración: 06/11/2002
Sara Blanc Clavero; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente. "Proceedings of the 17th IEEE international symposium on Defect and Fault Tolerance in VLSI Systems.". pp. 254 - 262. IEEE Computer Society, ISSN 0 7695 1831 1
- 82 Título del trabajo:** VFIT: Una herramienta automática para la inyección de fallos en VHDL
Nombre del congreso: IX Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 2002)
Ciudad de celebración: Alcalá de Henares, España,
Fecha de celebración: 18/09/2002
Joaquín Gracia Morán; Sara Blanc Clavero; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Actas SAAEI'02 (Volumen 2)". pp. 289 - 292. Servicio de Publicaciones de la Universidad de Alcalá, ISSN 84-813-8514-X
- 83 Título del trabajo:** Three Different Fault Injection Techniques Combined To Improve The Detection Efficiency For Time-Triggered Systems
Nombre del congreso: 5th IEEE International Workshop on Design and Diagnostics of Electronic Circuits and Systems (DDECS 2002)
Ciudad de celebración: Brno, República Checa,
Fecha de celebración: 17/04/2002
Sara Blanc Clavero; Pedro Joaquín Gil Vicente. "Proceedings of the 5th International workshop on design and diagnostic of electronic circuits and systems". pp. 412 - 415. IEEE Computer Society, ISSN 80 214 2094 4
- 84 Título del trabajo:** Comparison and Application of different VHDL-Based Fault Injection Techniques
Nombre del congreso: 16th IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems (DTF 2001)
Ciudad de celebración: San Francisco, Estados Unidos,
Fecha de celebración: 24/10/2001
Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the 2001 IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems". pp. 100 - 109. IEEE Computer Society, ISSN 0-7659-1203-8
- 85 Título del trabajo:** Procesador de imagenes reconfigurable tolerante a fallos
Nombre del congreso: I Jornadas sobre Computación Reconfigurable y Aplicaciones (JCRA 2001)
Ciudad de celebración: Alicante, España,
Fecha de celebración: 19/09/2001
José Albaladejo Meroño; David De Andrés Martínez; Lenin Guillermo Lemus Zúñiga; Pedro Joaquín Gil Vicente. "Actas del Congreso". pp. 22 - 28. ISSN 84-8454-0981

- 86 Título del trabajo:** A Study of the Experimental Validation of Fault-Tolerant Systems using different VHDL-Based Fault Injection Techniques
Nombre del congreso: 7th IEEE International On-Line Testing Workshop (IOLTW 2001)
Ciudad de celebración: Taormina, Italia,
Fecha de celebración: 09/07/2001
Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the 7th IEEE International Workshop On-Line Testing Workshop (IOLTW 2001)". pp. 140 - 140. IEEE Computer Society, ISSN 0-7695-1290-9
- 87 Título del trabajo:** DBench (Dependability Benchmarking)
Nombre del congreso: International Conference on Dependable Systems and Networks - DSN 2001
Ciudad de celebración: Goteborg, Suecia,
Fecha de celebración: 01/07/2001
Sara Blanc Clavero; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente; José Vicente Busquets Mataix; JUAN JOSE SERRANO. "Proceedings of the DSN 2001". pp. 12 - 15. IEEE Computer Society, ISSN 0-7695-1101-5
- 88 Título del trabajo:** Fault Injection for the Time Triggered Architecture (FIT)
Nombre del congreso: International Conference on Dependable Systems and Networks - DSN 2001
Ciudad de celebración: Goteborg, Suecia,
Fecha de celebración: 01/07/2001
Joaquín Gracia Morán; Sara Blanc Clavero; Pedro Joaquín Gil Vicente; José Carlos Campelo Rivadulla. "Proceedings of the DSN 2001". pp. 25 - 27. IEEE Computer Society, ISSN 0-7695-1101-5
- 89 Título del trabajo:** Modelling, simulation and validation of industrial local area networks
Nombre del congreso: 6th Annual Scientific Conference on WEB Technology, New Media, Communications and Telematics Theory, Methods, Tools and Applications (EUROMEDIA 2001)
Ciudad de celebración: Valencia, España,
Fecha de celebración: 18/04/2001
David De Andrés Martínez; Lenin Guillermo Lemus Zúñiga; Pedro Joaquín Gil Vicente. "ACTAS". pp. 94 - 99. Society for Modeling and Simulation International, ISSN 1-56555-217-2
- 90 Título del trabajo:** Stratified Fault Injection using Hardware and Software-implemented Tools
Nombre del congreso: 4th IEEE International Workshop on Design and Diagnostics of Electronic Circuits and Systems (DDECS 2001)
Ciudad de celebración: Gyor, Hungría,
Fecha de celebración: 18/04/2001
Sara Blanc Clavero; José Carlos Campelo Rivadulla; Pedro Joaquín Gil Vicente; Juan José Serrano Martín. "Proceedings of the 4th IEEE International Workshop on Design and Diagnostics of Electronic Circuits and Systems". pp. 259 - 266. IEEE Computer Society, ISSN 963-7171-16-4
- 91 Título del trabajo:** A Prototype of a VHDL-Based Fault Injection Tool
Nombre del congreso: 15th IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems (DTF 2000)
Ciudad de celebración: Yamanashi, Japan,
Fecha de celebración: 25/10/2000
Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings 2000 IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems". pp. 396 - 404. IEEE Computer Society, ISSN 0-7695-0719-0

- 92 Título del trabajo:** A Study of the Effects of Transient Fault Injection into the VHDL Model of a Fault-Tolerant Microcomputer System
Nombre del congreso: 6th IEEE International On-Line Testing Workshop (IOLTW 2000)
Ciudad de celebración: Palma de Mallorca, España,
Fecha de celebración: 03/07/2000
Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Proceedings of the 6th IEEE International On-Line Testing Workshop". pp. 73 - 79. IEEE Computer Society, ISSN 0-7695-0646-1
- 93 Título del trabajo:** Application of Different VHDL-Based Fault Injection Techniques to the Validation of a Fault-Tolerant Microcomputer System
Nombre del congreso: First International Conference on Dependable Systems and Networks
Ciudad de celebración: New York, Estados Unidos,
Fecha de celebración: 25/06/2000
Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Workshops and abstracts of the First International Conference on Dependable Systems and Networks". pp. 54 - 55. IEEE Computer Society,
- 94 Título del trabajo:** An alternative to unify Performance and Reliability analysis of Industrial Applications
Nombre del congreso: 14th European Simulation Multiconference (ESM 2000)
Ciudad de celebración: Gante, Bélgica,
Fecha de celebración: 23/05/2000
Lenin Guillermo Lemus Zúñiga; David De Andrés Martínez; Pedro Joaquín Gil Vicente. "Simulation and modelling. 14th European Simulation Multiconference". pp. 326 - 330. Society for Computer Simulation International, ISSN 1-56555-204-0
- 95 Título del trabajo:** An approach to dependability modeling or real-time systems
Nombre del congreso: 25th IFAC Workshop on Real-Time Programming (WRTP 2000)
Ciudad de celebración: Palma de Mallorca, España,
Fecha de celebración: 17/05/2000
Pedro Yuste Pérez; José Carlos Campelo Rivadulla; Pedro Joaquín Gil Vicente; Juan José Serrano Martín. "Real-Time Programming 2000". pp. 73 - 78. Pergamon, ISSN 0-08-043686-2
- 96 Título del trabajo:** DICOS: a real-time distributed industrial control system for embedded applications
Nombre del congreso: 6th International Workshop on Algorithms and Architectures for Real-Time Control (AARTC 2000)
Ciudad de celebración: Palma de Mallorca, España,
Fecha de celebración: 15/05/2000
José Carlos Campelo Rivadulla; Pedro Yuste Pérez; Pedro Joaquín Gil Vicente; Juan José Serrano Martín. "Algorithms and Architectures for Real-Time Control 2000". pp. 25 - 30. Pergamon, ISSN 0-08-043685-4
- 97 Título del trabajo:** Design of Industrial Applications with Controller Area Network
Nombre del congreso: I Simposium Internacional de Sistemas Distribuidos Avanzados (SISDA 2000)
Ciudad de celebración: Guadalajara, Jalisco, México,
Fecha de celebración: 08/03/2000
Lenin Guillermo Lemus Zúñiga; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente. "Actas del I Simposium Internacional de Sistemas Distribuidos Avanzados". pp. 1 - 10. SISDA, ISSN 970-692-045-5
- 98 Título del trabajo:** Modeling and Rapid Prototyping of a Distributed Application Using FPGAs
Nombre del congreso: 11th European Simulation Symposium and Exhibition (ESS 99)
Ciudad de celebración: Erlangen, Alemania,
Fecha de celebración: 26/10/1999



Lenin Guillermo Lemus Zúñiga; Joaquín Gracia Morán; David De Andrés Martínez; Juan José Serrano Martín; Pedro Joaquín Gil Vicente. "Simulation in industry". pp. 361 - 365. Society for Computer Simulation International, ISSN 1-56555-177-X

- 99 Título del trabajo:** Design and validation of a Distributed Industrial Control System's nodes
Nombre del congreso: 18th IEEE Symposium on Reliable Distributed Systems (SRDS '99)
Ciudad de celebración: Lausanne, Suiza,
Fecha de celebración: 19/10/1999
José Carlos Campelo Rivadulla; Francisco Rodríguez Ballester; Pedro Joaquín Gil Vicente; Juan José Serrano Martín. "Proceedings 18th IEEE Symposium on Reliable Distributed Systems". pp. 300 - 301. IEEE Computer Society, ISSN 0-765-0290-3
- 100 Título del trabajo:** Hierarchical Reliability and Safety Models of Fault Tolerant Distributed Industrial Control Systems
Nombre del congreso: 18th International Conference on Computer Safety, Reliability and Security (SAFECOMP '99)
Ciudad de celebración: Toulouse, Francia,
Fecha de celebración: 27/09/1999
José Carlos Campelo Rivadulla; Pedro Yuste Pérez; Francisco Rodríguez Ballester; Pedro Joaquín Gil Vicente; Juan José Serrano Martín. "Computer Safety, Reliability and Security". pp. 202 - 215. Springer-Verlag, ISSN 3-540-66488-2
- 101 Título del trabajo:** Generador de Modelos VHDL Ejecutables en los browser de WEB escritos en Java
Nombre del congreso: VI Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 1999)
Ciudad de celebración: Madrid, España,
Fecha de celebración: 22/09/1999
José Albaladejo Meroño; Lenin Guillermo Lemus Zúñiga; David De Andrés Martínez; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente. "Actas del Seminario Anual de Automática, Electrónica Industrial e Instrumentación SAAEI'99". pp. 59 - 62. Univ.Pontificia Comillas, ISSN 84-699-0923-1
- 102 Título del trabajo:** Modelo VHDL de un Controlador CAN y su implementación en FPGAs
Nombre del congreso: VI Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 1999)
Ciudad de celebración: Madrid, España,
Fecha de celebración: 22/09/1999
Lenin Guillermo Lemus Zúñiga; Joaquín Gracia Morán; David De Andrés Martínez; José Albaladejo Meroño; Pedro Joaquín Gil Vicente. "Actas del Seminario Anual de Automática, Electrónica Industrial e Instrumentación SAAEI'99". pp. 47 - 50. Univ.Pontificia Comillas, ISSN 84-699-0923-1
- 103 Título del trabajo:** Fault injection into VHDL models: experimental validation of a fault tolerant microcomputer system
Nombre del congreso: 3rd European Dependable Computing Conference (EDCC 99)
Ciudad de celebración: Praga, República Checa,
Fecha de celebración: 15/09/1999
Daniel Antonio Gil Tomás; José Vicente Busquets Mataix; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Dependable Computing - EDDC3". pp. 191 - 208. Springer - Verlag, ISSN 3-540-66483-1
- 104 Título del trabajo:** Designing, modeling and implementing a Controller Area Network (CAN) on a FPGA using VHDL
Nombre del congreso: Forum on Design Languages (FDL 99)
Ciudad de celebración: Lyon, Francia,
Fecha de celebración: 20/08/1999



Lenin Guillermo Lemus Zúñiga; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente. "1999 Forum on Design Languages". pp. 197 - 206. Actas del Forum on Design Languages, ISSN 2-84010-033-9

105 Título del trabajo: Analysis and Design of Industrial Distributed Applications over CAN

Nombre del congreso: 13th European Simulation Multiconference (ESM 99)

Ciudad de celebración: Varsovia, Polonia,

Fecha de celebración: 01/06/1999

Lenin Guillermo Lemus Zúñiga; Juan José Serrano Martín; Pedro Joaquín Gil Vicente. "13th European Simulation Multiconference". pp. 523 - 525. Society for Computer Simulation International, ISSN 1-56555-171-0

106 Título del trabajo: Framework for WEB based Simulations of Distributed Industrial Applications

Nombre del congreso: 13th European Simulation Multiconference (ESM 99)

Ciudad de celebración: Varsovia, Polonia,

Fecha de celebración: 01/06/1999

Lenin Guillermo Lemus Zúñiga; David De Andrés Martínez; Joaquín Gracia Morán; Juan José Serrano Martín; Pedro Joaquín Gil Vicente. "13th European Simulation Multiconference". pp. 469 - 471. Society for Computer Simulation International, ISSN 1-56555-171-0

107 Título del trabajo: Use of Web based simulators to teach CAN

Nombre del congreso: 13th European Simulation Multiconference (ESM 99)

Ciudad de celebración: Varsovia, Polonia,

Fecha de celebración: 01/06/1999

Lenin Guillermo Lemus Zúñiga; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente. "13th European Simulation Multiconference". pp. 315 - 319. Society for Computer Simulation International, ISSN 1-56555-171-0

108 Título del trabajo: Dependability Evaluation of Fault Tolerant Industrial Control Systems

Nombre del congreso: Workshop on Parallel and Distributed Real-Time Systems (WPDRT 99)

Ciudad de celebración: San Juan, Estados Unidos,

Fecha de celebración: 12/04/1999

José Carlos Campelo Rivadulla; Pedro Yuste Pérez; Francisco Rodríguez Ballester; Pedro Joaquín Gil Vicente; Juan José Serrano Martín. "Parallel and Distributed Processing". pp. 384 - 388. Springer, ISSN 3-540-65831-9

109 Título del trabajo: Usign VHDL in the techniques of fault injection based on simulation

Nombre del congreso: XIII Conference on Design of Circuits and Integrated Circuits (DCIS '98)

Ciudad de celebración: Madrid, España,

Fecha de celebración: 17/11/1998

Daniel Antonio Gil Tomás; José Vicente Busquets Mataix; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "PROCEEDINGS XIII DESIGN OF CIRCUITS AND INTEGRATED SYSTEMS CONFERENCE". pp. 174 - 180. Copy Red, S.A. Universidad Carlos III, ISSN 84-606-8345-7

110 Título del trabajo: Fault Injection into VHDL models: analysis of error syndrome of a microcomputer system

Nombre del congreso: 24th Euromicro Conference (EUROMICRO 1998)

Ciudad de celebración: Västerås, Suecia,

Fecha de celebración: 25/08/1998

Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; José Vicente Busquets Mataix; Pedro Joaquín Gil Vicente. "Proceedings of the 24th Euromicro Conference". pp. 418 - 425. IEEE Computer Society, ISSN 0-8186-8646-4

111 Título del trabajo: A Fault Injection Tool for VHDL models**Nombre del congreso:** 28th Annual International Symposium on Fault-Tolerant Computing (FTCS 98)**Ciudad de celebración:** Munich, Alemania,**Fecha de celebración:** 23/06/1998

Daniel Antonio Gil Tomás; José Vicente Busquets Mataix; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Digest of FastAbstracts presented at the 28th Annual International Symposium on Fault-Tolerant Computing". pp. 72 - 73. IEEE Computer Society, ISSN 0-8186-8588-3

112 Título del trabajo: Distributed Industrial Control Systems: a Fault Tolerant Architecture**Nombre del congreso:** Workshop on European scientific and industrial collaboration on promoting advanced technologies in manufacturing (WESIC 98)**Ciudad de celebración:** Girona, España,**Fecha de celebración:** 10/06/1998

Juan José Serrano Martín; Rafael Ors Carot; Pedro Joaquín Gil Vicente; Lenin Guillermo Lemus Zúñiga; José Carlos Campelo Rivadulla; Francisco Rodríguez Ballester; Alicia Rubio Moreno; José Vicente Busquets Mataix. "WESIC'98. Advanced Technologies in Manufacturing". pp. 381 - 386. Univ. de Girona, ISSN 84-95138-08-5

113 Título del trabajo: Dependability evaluation of fault tolerant architectures in distributed industrial control systems**Nombre del congreso:** IEEE International Workshop on Factory Communication Systems (WFCS ¿97)**Ciudad de celebración:** Barcelona, España,**Fecha de celebración:** 30/10/1997

José Carlos Campelo Rivadulla; Francisco Rodríguez Ballester; Juan José Serrano Martín; Pedro Joaquín Gil Vicente. "Proceedings of the IEEE International Workshop on Factory Communication Systems (WFCS¿97)". pp. 193 - 200. IEEE PRESS, ISSN 0-7803-4182-1

114 Título del trabajo: Diseño de operadores morfológicos en VHDL**Nombre del congreso:** IV Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 1997)**Ciudad de celebración:** Valencia, España,**Fecha de celebración:** 30/10/1997

José Albaladejo Meroño; Joaquín Gracia Morán; Lenin Guillermo Lemus Zúñiga; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. pp. 745 - 750. Actas SAAEI¿97, ISSN 84-8498-451-6

115 Título del trabajo: Fault injection with simulation in VHDL models and its application to a simple microcomputer system**Nombre del congreso:** 6th IEEE International conference on advanced computing (ADCOMP 97)**Ciudad de celebración:** Madras, India,**Fecha de celebración:** 30/10/1997

Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; José Vicente Busquets Mataix; Pedro Joaquín Gil Vicente. pp. 466 - 474. TATA McGraw-Hill, ISSN 0-07-463019-9

116 Título del trabajo: Influence of on-line spare disks and duplicated controllers on RAID dependability**Nombre del congreso:** Sixth International Working Conference on Dependable Computing for Critical Applications (DCCA-6)**Ciudad de celebración:** Grainau, Alemania,**Fecha de celebración:** 30/10/1997

Vicente Santonja Gisbert; Xavier Molero Prieto; Marina Alonso Díaz; Juan José Serrano Martín; Pedro Joaquín Gil Vicente. "Dependable Computing for Critical Applications 6". pp. 249 - 270. IEEE Computer Society, ISSN 0-8186-8009-1

- 117 Título del trabajo:** Inyección de fallos mediante simulación de modelos VHDL.
Nombre del congreso: IV Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 1997)
Ciudad de celebración: Valencia, España,
Fecha de celebración: 30/10/1997
Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; José Vicente Busquets Mataix; Lenin Guillermo Lemus Zúñiga; José Albaladejo Meroño; Pedro Joaquín Gil Vicente. pp. 758 - 763. Actas SAAEI 97, ISSN 84-8498-451-6
- 118 Título del trabajo:** Metodología de diseño de sistemas distribuidos
Nombre del congreso: XVIII Jornadas de Automática
Ciudad de celebración: Gerona, España,
Fecha de celebración: 30/10/1997
Lenin Guillermo Lemus Zúñiga; José Albaladejo Meroño; Pedro Joaquín Gil Vicente; Juan José Serrano Martín. "Actas de las Jornadas de Automática y reunión CEA-IFAC". pp. 1 - 6. DEPT. ELECT., INF. Y AUTOM. UNIV. GIRONA, ISSN 84-88762-76-3
- 119 Título del trabajo:** Sistemas distribuidos de control industrial: Una arquitectura tolerante a fallos.
Nombre del congreso: XVIII Jornadas de Automática
Ciudad de celebración: Gerona, España,
Fecha de celebración: 30/10/1997
Juan José Serrano Martín; José Carlos Campelo Rivadulla; Francisco Rodríguez Ballester; Alicia Rubio Moreno; Pedro Joaquín Gil Vicente; Rafael Ors Carot. "Actas de las Jornadas de Automática y reunión CEA-IFAC". pp. 1 - 6. DEPT. ELECT., INF. Y AUTOM. UNIV. GIRONA, ISSN 84-88762-76-3
- 120 Título del trabajo:** Dependability evaluation of two architectures in fault tolerant distributed industrial control systems
Nombre del congreso: Cabernet 3rd Plenary Workshop
Ciudad de celebración: Rennes, Francia,
Fecha de celebración: 16/04/1997
José Carlos Campelo Rivadulla; Francisco Rodríguez Ballester; Juan José Serrano Martín; Pedro Joaquín Gil Vicente. "Cabernet: 3rd Plenary Workshop". pp. 1 - 4. WWW, ISSN @
- 121 Título del trabajo:** High speed fault injector for safety validation of industrial machinery
Nombre del congreso: 8th European Workshop on Dependable Computing (EWDC 1997)
Ciudad de celebración: Göteborg, Suecia,
Fecha de celebración: 02/04/1997
Pedro Joaquín Gil Vicente; Juan Carlos Baraza Calvo; Juan José Serrano Martín. "Experimental Validation on Dependable Systems". pp. 1 - 4. EWDC - Chalmers University, ISSN @
- 122 Título del trabajo:** FIA data management for expert system applications
Nombre del congreso: 1st Electronic Analytical Chemistry Conference (EAC-1)
Ciudad de celebración: <http://www.vei.co.uk/eac1.>,
Fecha de celebración: 12/02/1997
Alberto Miguel Bonastre Pina; Miguel Peris Tortajada; Rafael Ors Carot; Pedro Joaquín Gil Vicente. pp. 0 - 0.
- 123 Título del trabajo:** ADDING INSTRUCTION CACHE EFFECT TO AN EXACT SCHEDULABILITY ANALYSIS OF PREEMPTIVE REAL TIME SYSTEMS
Nombre del congreso: 8th Euromicro Workshop on Real-Time Systems
Ciudad de celebración: L'Aquila, Italia,
Fecha de celebración: 30/10/1996



José Vicente Busquets Mataix; Juan José Serrano Martín; Rafael Ors Carot; Pedro Joaquín Gil Vicente; ANDY J. WELLINGS. pp. 271 - 276. IEEE PRES, ISSN 0-8186-7492-2

- 124 Título del trabajo:** ADDING INSTRUCTION CACHE EFFECT TO SCHEDULABILITY OF PREEMPTIVE REAL TIME SYSTEMS
Nombre del congreso: IEEE Real-Time Technology and Applications Symposium
Ciudad de celebración: Massachusetts, Estados Unidos,
Fecha de celebración: 30/10/1996
José Vicente Busquets Mataix; Juan José Serrano Martín; Rafael Ors Carot; Pedro Joaquín Gil Vicente; ANDY J. WELLINGS. pp. 204 - 212. IEEE PRESS, ISSN 0-8186-7448-2
- 125 Título del trabajo:** Dependability Models of RAID using Stochastic Petri Nets
Nombre del congreso: 2nd European Dependable Computing Conference (EDCC-2)
Ciudad de celebración: Taormina, Italia,
Fecha de celebración: 30/10/1996
Vicente Santonja Gisbert; Marina Alonso Díaz; Xavier Molero Prieto; Juan José Serrano Martín; Pedro Joaquín Gil Vicente; Rafael Ors Carot. "Dependable Computing EDCC-2". pp. 141 - 158. Springer Verlag, ISSN 3-540-61772-8
- 126 Título del trabajo:** Descripción de las características de una herramienta de validación de sistemas tolerantes a fallos mediante inyección física de fallos
Nombre del congreso: II Jornadas de Informática
Ciudad de celebración: Almuñecar, España,
Fecha de celebración: 30/10/1996
Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. pp. 617 - 618. Univ. Granada, ISSN 84-8254-080-7
- 127 Título del trabajo:** Using harmonic task-sets to increase the schedulable utilization of cache based preemptive real time systems
Nombre del congreso: Third International Workshop on Real-Time Computing Systems and Applications (RTCSA'96)
Ciudad de celebración: Seul, Corea del Sur,
Fecha de celebración: 30/10/1996
José Vicente Busquets Mataix; Juan José Serrano Martín; Rafael Ors Carot; Pedro Joaquín Gil Vicente; ANDY J. WELLINGS. pp. 195 - 202. IEEE PRESS, ISSN 0-8186-7626
- 128 Título del trabajo:** Design of an intelligent stepper motor controller module into a distributed process control architecture
Nombre del congreso: 5th IEEE Mediterranean Electrotechnical Conference (MELECON 1994)
Ciudad de celebración: Antalya, Turquía,
Fecha de celebración: 20/05/1994
Pedro Joaquín Gil Vicente; Ginés Benet Gilabert; Juan José Serrano Martín. "Proceedings". pp. 649 - 652. IEEE Press, ISSN 0-7803-1172-6
- 129 Título del trabajo:** Diseño con EPLDs de los circuitos de control de un módulo de proceso basado en el microcontrolador RISC i960KB
Nombre del congreso: VIII Congreso de diseño de circuitos integrados
Ciudad de celebración: Málaga, España,
Fecha de celebración: 09/11/1993
Juan José Serrano Martín; Pedro Joaquín Gil Vicente; Ginés Benet Gilabert. "Actas del congreso". pp. 100 - 104. Univ. de Málaga, ISSN --



- 130 Título del trabajo:** A Hardware Injection tool for dependability validation of computer Systems
Nombre del congreso: IEEE International Workshop on Fault and Error Injection for Dependability Validation of Computer Systems
Ciudad de celebración: Gothenburg, Suecia,
Fecha de celebración: 17/06/1993
Pedro Joaquín Gil Vicente; Juan José Serrano Martín; Ginés Benet Gilabert; Vicente Santonja Gisbert. "Proceedings". pp. 100 - 104. Jan Torin, Univ. of Chalmers, ISSN ---
- 131 Título del trabajo:** Design of an ultrasonic sensor equipped with a fault-tolerant real-time LAN for process control applications
Nombre del congreso: 6th Symposium on Intelligent Instrumentation for Remote and On-Site Measurements
Ciudad de celebración: Bruselas, Bélgica,
Fecha de celebración: 12/05/1993
Ginés Benet Gilabert; Juan José Serrano Martín; Pedro Joaquín Gil Vicente; Miguel Sánchez López. "Proceedings". pp. 151 - 158. Christian Eugene, ISSN 90-9006205-X
- 132 Título del trabajo:** Diseño de un procesador de guardia mediante EPLDs
Nombre del congreso: VII congreso de diseño de circuitos integrados
Ciudad de celebración: Toledo, España,
Fecha de celebración: 03/11/1992
Pedro Joaquín Gil Vicente; Juan José Serrano Martín; Ginés Benet Gilabert. "Actas del congreso". pp. 211 - 216. ISSN --
- 133 Título del trabajo:** An intelligent ultrasonic sensor for ranging in an industrial distributed control system
Nombre del congreso: IFAC Symposium on Intelligent Components and Instruments for Control Applications (SICICA'92)
Ciudad de celebración: Malaga, España,
Fecha de celebración: 20/05/1992
Ginés Benet Gilabert; Miguel Sánchez López; Ángel Rodas Jordá; Pedro Joaquín Gil Vicente. "Proceedings". pp. 299 - 303. Elsevier Science, ISSN 0-08-041899-6
- 134 Título del trabajo:** Diseño jerárquico de un procesador RISC educacional mediante el uso de un HDL
Nombre del congreso: VI Congreso de diseño de circuitos integrados
Ciudad de celebración: Santander, España,
Fecha de celebración: 11/11/1991
Pedro Joaquín Gil Vicente; Ginés Benet Gilabert; JUAN JOSE SERRANO; Vicente Luis Atienza Vanacloig. "Actas del congreso". pp. 243 - 248. Univ. de Cantabria, ISSN 84-87412-61-0



Gestión de I+D+i y participación en comités científicos

Comités científicos, técnicos y/o asesores

- 1** **Título del comité:** 43rd Annual IEEE/IFIP International Conference on Dependable Systems and Networks (DSN 2013). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2013
- 2** **Título del comité:** Ninth European Dependable Computing Conference (EDCC 2012). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2012
- 3** **Título del comité:** Embedded Real Time Software and Systems (ERTS2 2012). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2012
- 4** **Título del comité:** 2009 IEEE/IFIP Conference on Dependable Systems and Networks. Tipo participación: Miembro del comité de programa
Fecha de inicio: 2009
- 5** **Título del comité:** 7th European Dependable Computing Conference. Tipo participación: Miembro del comité de programa
Fecha de inicio: 2008
- 6** **Título del comité:** 6th European Dependable Computing Conference. Tipo participación: Miembro del comité de programa
Fecha de inicio: 2006
- 7** **Título del comité:** 2nd Latin American Symposium on Dependable Computing ¿LADC 2005. Tipo participación: Miembro del comité de programa
Fecha de inicio: 2005
- 8** **Título del comité:** International Conference on Dependable Systems and Networks (DSN 2004). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2004



Otros méritos

Períodos de actividad investigadora

Nº de tramos reconocidos: 5

Entidad acreditante: Comisión Nacional Evaluadora de la Actividad Investigadora (CNEAI)

Acreditaciones/reconocimientos obtenidos

Descripción: Quinquenios

Nº de tramos reconocidos: 6

Resumen de otros méritos

Descripción del mérito: Pertenencia a la comisión de expertos para la selección de proyectos de investigación del plan nacional de I+D+I. 2004